

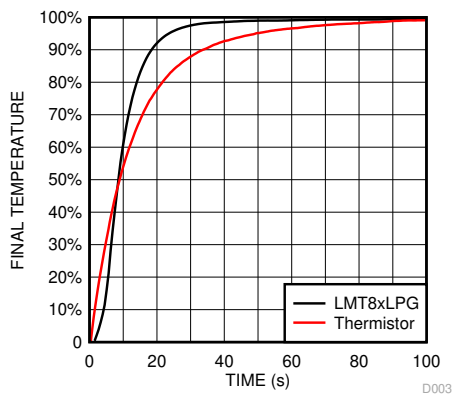
具有 AB 类输出的 LMT87-Q1 2.7V SC70 模拟温度传感器

1 特性

- LMT87-Q1-Q1 符合面向汽车应用的 AEC-Q100 标准：
 - 器件温度等级 0：-40°C 至 +150°C
 - 器件 HBM ESD 分类等级 2
 - 器件 CDM ESD 分类等级 C6
- 提供功能安全
 - 有助于进行功能安全系统设计的文档
- 非常精确：典型值 $\pm 0.4^\circ\text{C}$
- 2.7V 低压运行
 - 13.6mV/°C 的平均传感器增益
- 5.4 μA 低静态电流
- 宽温度范围：-50°C 至 150°C
- 输出受到短路保护
- 具有 $\pm 50\mu\text{A}$ 驱动能力的推挽输出
- 封装尺寸兼容符合行业标准的 LM20/19 和 LM35 温度传感器
- 具有成本优势的热敏电阻替代产品

2 应用

- 汽车
- 信息娱乐系统与仪表组
- 动力传动系统
- 烟雾和热量探测器
- 无人机
- 电器



* 快速热响应 NTC

热时间常量

3 说明

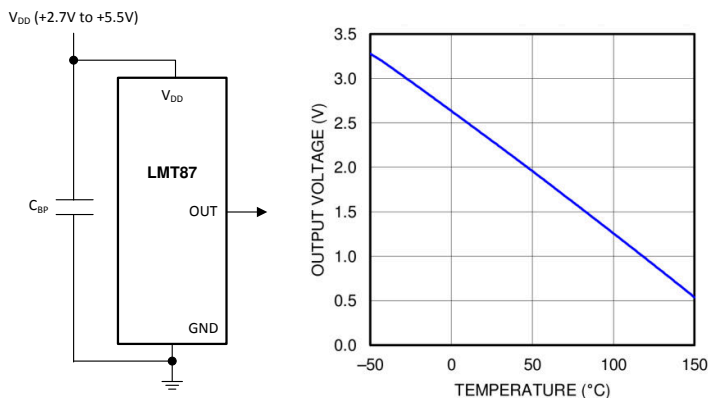
LMT87-Q1 器件是一款精密 CMOS 温度传感器，其典型精度为 $\pm 0.4^\circ\text{C}$ (最大值为 $\pm 2.7^\circ\text{C}$)，且线性模拟输出电压与温度成反比关系。2.7V 工作电源电压、5.4 μA 静态电流和 0.7ms 开通时间可实现高效下电上电，从而更大程度降低无人机和传感器节点等电池供电应用的功耗。LMT87-Q1-Q1 器件符合 AEC-Q100 0 级标准，整个工作温度范围内的精度误差不超过 $\pm 2.7^\circ\text{C}$ ，且无需校准；因此，LMT87-Q1-Q1 适合信息娱乐、仪表组和动力总成系统等汽车应用。LMT87-Q1 在宽工作范围内具有高精度，再加上其他特性，因而成为出色的热敏电阻替代品。

对于具有不同平均传感器增益和类似精度的器件，请参阅 [类似替代器件](#)，了解 LMT8x 系列的替代器件。

器件信息⁽¹⁾

器件型号	封装	封装尺寸 (标称值)
LMT87-Q1	SOT (5)	2.00mm × 1.25mm

(1) 如需了解所有可用封装，请参阅产品说明书末尾的可订购产品附录。



Copyright © 2016, Texas Instruments Incorporated

输出电压与温度间的关系



内容

1 特性	1	8.3 特性说明.....	8
2 应用	1	8.4 器件功能模式.....	10
3 说明	1	9 应用和实现	12
4 修订历史记录	2	9.1 应用信息.....	12
5 器件比较	3	9.2 典型应用.....	12
6 引脚配置和功能	3	10 电源相关建议	13
7 规格	4	11 布局	13
7.1 绝对最大额定值.....	4	11.1 布局指南.....	13
7.2 ESD 等级.....	4	11.2 布局示例.....	14
7.3 建议工作条件.....	4	12 器件和文档支持	15
7.4 热性能信息.....	4	12.1 接收文档更新通知.....	15
7.5 精度特性.....	5	12.2 支持资源.....	15
7.6 电气特性.....	5	12.3 商标.....	15
7.7 典型特征.....	6	12.4 Electrostatic Discharge Caution.....	15
8 详细说明	8	12.5 术语表.....	15
8.1 概述.....	8	13 机械、封装和可订购信息	15
8.2 功能方框图.....	8		

4 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision * (October 2017) to Revision A (June 2022)	Page
• 更新了整个文档中的表格、图和交叉参考的编号格式	1
• 向 <i>特性</i> 部分添加了功能安全要点	1

5 器件比较

表 5-1. 可用器件封装

订货编号 ⁽¹⁾	封装	引脚	封装尺寸 (标称值)	安装类型
LMT87DCK	SOT (也称为 ⁽²⁾ : SC70、DCK)	5	2.00mm × 1.25mm	表面贴装
LMT87LP	TO-92 (也称为 ⁽²⁾ : LP)	3	4.30mm × 3.50mm	穿孔; 直引线
LMT87LPG	TO-92S (也称为 ⁽²⁾ : LPG)	3	4.00mm × 3.15mm	穿孔; 直引线
LMT87LPM	TO-92 (也称为 ⁽²⁾ : LPM)	3	4.30mm × 3.50mm	穿孔; 成型引线
LMT87DCK-Q1	SOT (也称为 ⁽²⁾ : SC70、DCK)	5	2.00mm × 1.25mm	表面贴装

- (1) 如需了解所有可用封装和全部订单编号, 请参阅数据表末尾的封装选项附录。
 (2) AKA = Also Known As (也称为)

表 5-2. 类似替代器件

器件名称	平均输出传感器增益	电源电压范围
LMT84-Q1	-5.5 mV/°C	1.5V 至 5.5V
LMT85-Q1	-8.2 mV/°C	1.8V 至 5.5V
LMT86-Q1	-10.9 mV/°C	2.2V 至 5.5V
LMT87-Q1	-13.6 mV/°C	2.7V 至 5.5V

6 引脚配置和功能

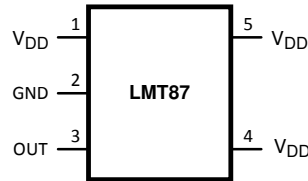


图 6-1. DCK 封装 5 引脚 SOT (SC70) 俯视图

表 6-1. 引脚功能

引脚		类型	说明	
名称	SOT (SC70)		等效电路	功能
GND	2 ⁽¹⁾	接地	不适用	电源接地
OUT	3	模拟输出		输出与温度成反比的电压
V _{DD}	1、4、5	电源	不适用	正电源电压

- (1) 直接连接至芯片背面

7 规格

7.1 绝对最大额定值

请参阅 (1) (3)

	最小值	最大值	单位
电源电压	- 0.3	6	V
输出引脚处电压	- 0.3	(V _{DD} + 0.5)	V
输出电流	- 7	7	mA
任何引脚处的输入电流 (2)	-5	5	mA
最大结温 (T _{JMAX})		150	°C
贮存温度 T _{stg}	- 65	150	°C

(1) 应力超出绝对最大额定值下列出的值可能会对器件造成永久损坏。这些列出的值仅仅是应力额定值，这并不表示器件在这些条件下以及在建议运行条件以外的任何其他条件下能够正常运行。长时间处于绝对最大额定条件下可能会影响器件的可靠性。

(2) 如果任何引脚处的输入电压 (V_I) 超过电源 (V_I < GND 或 V_I > V)，则该引脚处的电流不应超过 5mA。

(3) 焊接工艺必须符合回流温度曲线规格。请参阅 www.ti.com/packaging。

7.2 ESD 等级

		值	单位
采用 SC70 封装的 LMT87DCK-Q1			
V _(ESD) 静电放电	人体放电模型 (HBM), 符合 AEC Q100-002 标准(1)	±2500	V
	充电器件模型 (CDM), 符合 AEC Q100-011	±1000	

(1) AEC Q100-002 指示应当按照 ANSI/ESDA/JEDEC JS-001 规范执行 HBM 应力测试。

7.3 建议工作条件

	最小值	最大值	单位
额定温度	T _{MIN} ≤ T _A ≤ T _{MAX}		°C
	-50 ≤ T _A ≤ 150		°C
电源电压 (V _{DD})	2.7	5.5	V

7.4 热性能信息

热指标(1) (2)	LMT87-Q1	单位
	DCK (SOT/SC70)	
	5 引脚	
R _{θJA} 结至环境热阻(3) (4)	275	°C/W
R _{θJC(top)} 结至外壳 (顶部) 热阻	84	°C/W
R _{θJB} 结至电路板热阻	56	°C/W
ψ _{JT} 结至顶部特征参数	1.2	°C/W
ψ _{JB} 结至电路板特征参数	55	°C/W

(1) 有关自发热和热响应时间的信息，请参阅 [安装和导热性](#) 一节。

(2) 有关传统和新热指标的更多信息，请参阅 [IC 封装热指标](#) 应用报告。

(3) 在 JESD51-2 描述的环境中，按照 JESD51-7 的规定，在一个符合 JEDEC 标准的 High-K 电路板上进行仿真，获得自然对流条件下的结至环境热阻抗 (R_{θJA})。根据 JESD 51-5，假设暴露焊盘封装的散热孔包含在 PCB 中。

(4) 由自发热引起的输出变化可以通过内部耗散乘以热阻来计算。

7.5 精度特性

这些限值不包括直流负载调节。这些规定精度限值参考表 8-1 中的值。

参数	条件	最小值 ⁽¹⁾	典型值	最大值 ⁽¹⁾	单位
温度精度 ⁽²⁾	70°C 至 150°C ; V _{DD} = 3.0V 至 5.5V	-2.7	±0.4	2.7	°C
	20°C 至 40°C ; V _{DD} = 2.7V 至 5.5V		±0.6		°C
	20°C 至 40°C ; V _{DD} = 3.4V 至 5.5V		±0.3		°C
	0°C ; V _{DD} = 3.0V 至 5.5V	-2.7	±0.6	2.7	°C
	0°C ; V _{DD} = 3.6V 至 5.5V		±0.3		°C
	-50°C ; V _{DD} = 3.6V 至 5.5V	-2.7	±0.6	2.7	°C
	-50°C ; V _{DD} = 4.2V 至 5.5V		±0.3		°C

(1) 这些限值特定于 TI 的 AOQL (平均出厂质量水平)。

(2) 精度定义为测量输出电压与基准输出电压之间的误差,如指定电源增益设置、电压和温度条件下的传输表中所示(以 °C 表示)。精度限值包括指定条件下的线路调节。精度限值不包括负载调节;它们假设没有直流负载。

7.6 电气特性

除非另有说明,否则这些规格适用于 +V_{DD} = 2.7V 至 5.5V。最小和最大限值适用于 T_A = T_J = T_{MIN} 至 T_{MAX}; 典型限值适用于 T_A = T_J = 25°C。

参数	测试条件	最小值 ⁽²⁾	典型值 ⁽¹⁾	最大值 ⁽²⁾	单位
传感器增益 (输出传递函数斜率)			-13.6		mV/°C
负载调节 ⁽³⁾	拉电流 ≤ 50 μA, (V _{DD} - V _{OUT}) ≥ 200mV	-1	-0.22		mV
	灌电流 ≤ 50 μA, V _{OUT} ≥ 200mV		0.26	1	mV
线路调节 ⁽⁴⁾			200		μV/V
I _S 电源电流	T _A = 30°C 至 150°C, (V _{DD} - V _{OUT}) ≥ 100mV		5.4	8.1	μA
	T _A = -50°C 至 150°C, (V _{DD} - V _{OUT}) ≥ 100mV		5.4	9	μA
C _L 输出负载电容			1100		pF
开通时间 ⁽⁵⁾	C _L = 0pF 至 1100pF		0.7	1.9	ms
输出驱动	T _A = T _J = 25°C	-50		50	μA

(1) T_J = T_A = 25°C 时为典型值,表示最可能的参数标准。

(2) 这些限值特定于 TI 的 AOQL (平均出厂质量水平)。

(3) 拉电流流出 LMT87-Q1。灌电流流入 LMT87-Q1。

(4) 从最低电源电压时的输出电压中减去最高电源电压时的输出电压,可计算出线路调节 (DC)。典型直流线路调节规格不含输出电压漂移中讨论的输出电压漂移。

(5) 取决于具体的设计和特性。

7.7 典型特征

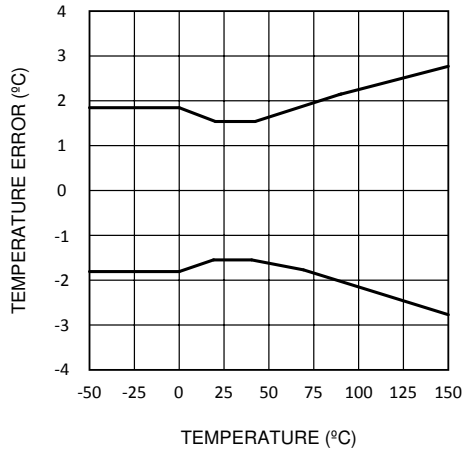


图 7-1. 温度误差与温度间的关系

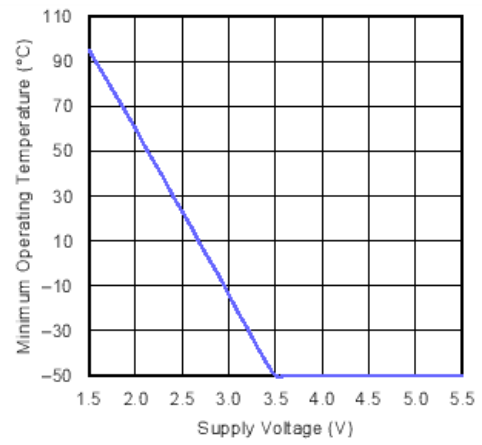


图 7-2. 最低工作温度与电源电压间的关系

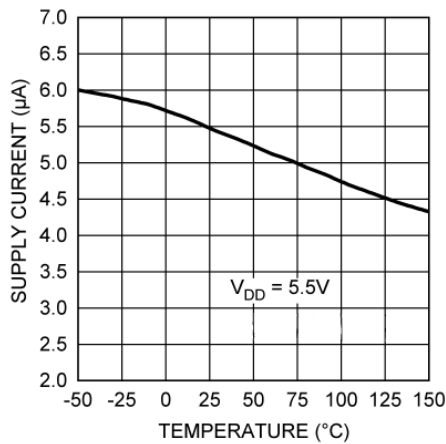


图 7-3. 电源电流与温度间的关系

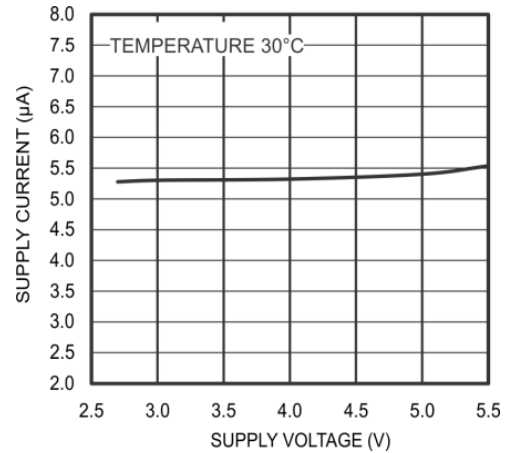


图 7-4. 电源电流与电源电压间的关系

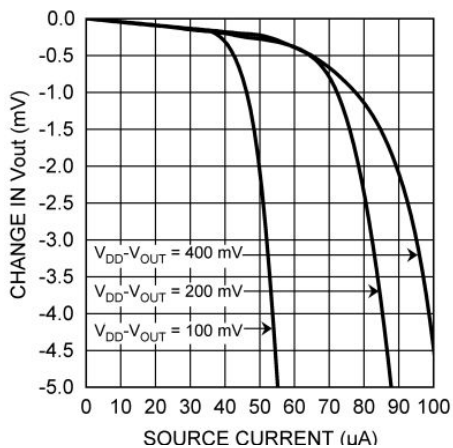


图 7-5. 负载调节，拉电流

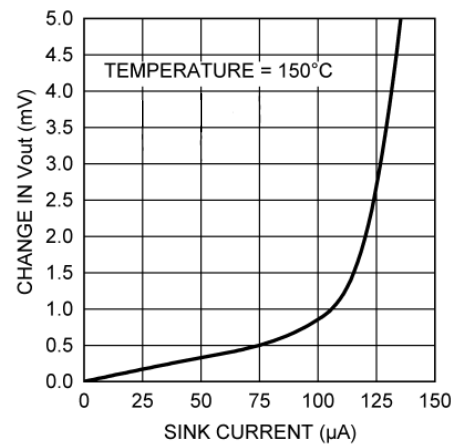


图 7-6. 负载调节，灌电流

7.7 典型特征 (continued)

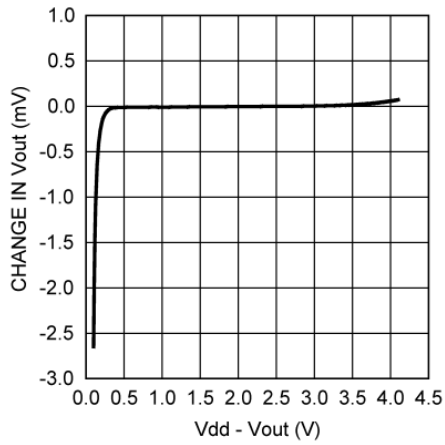


图 7-7. V_{OUT} 变化与余量电压间的关系

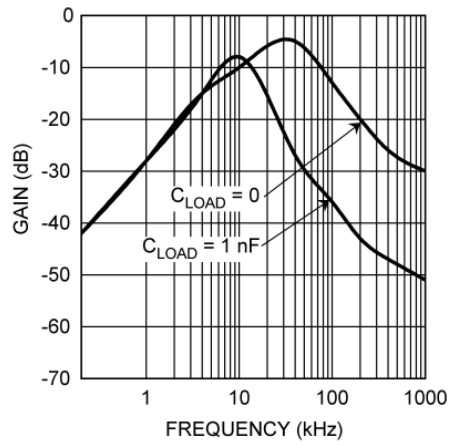


图 7-8. 电源噪声增益与频率间的关系

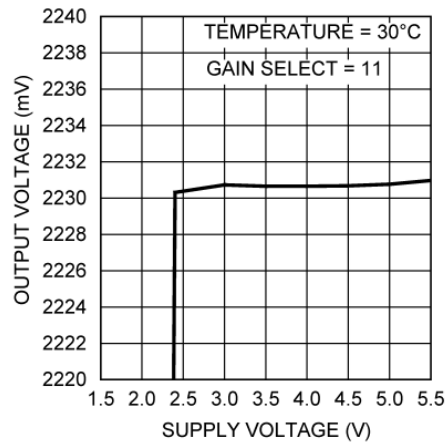


图 7-9. 输出电压与电源电压之间的关系

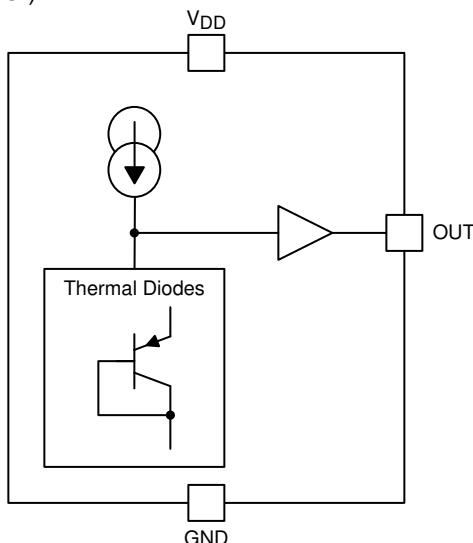
8 详细说明

8.1 概述

LMT87-Q1 是一款模拟输出温度传感器。温度检测元件由一个通过电流源正向偏置的简单基极发射极结组成。温度检测元件经缓冲放大器连接至 OUT 引脚。该放大器采用简易推挽输出级，从而提供一个低阻抗输出源。

8.2 功能方框图

全范围摄氏温度传感器 (-50°C 至 +150°C)



8.3 特性说明

8.3.1 LMT87-Q1 传递函数

表 8-1 所示为 LMT87-Q1 在整个温度范围内的输出电压。该表是确定 LMT87-Q1 精度规格 (列于精度特性表中) 的基准。例如, 可在主机处理器查找表中使用该表。包含该数据的文件可从工具和软件模型下的 LMT87-Q1 产品文件夹中下载。

表 8-1. LMT87-Q1 传输表

温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)
-50	3277	-10	2767	30	2231	70	1679	110 Ω	1115
-49	3266	-9	2754	31	2217	71	1665	111	1101
-48	3254	-8	2740	32	2204	72	1651	112	1087
-47	3243	-7	2727	33	2190	73	1637	113	1073
-46	3232	-6	2714	34	2176	74	1623	114	1058
-45	3221	-5	2700	35	2163	75	1609	115	1044
-44	3210	-4	2687	36	2149	76	1595	116	1030
-43	3199	-3	2674	37	2136	77	1581	117	1015
-42	3186	-2	2660	38	2122	78	1567	118	1001
-41	3173	-1	2647	39	2108	79	1553	119	987
-40	3160	0	2633	40	2095	80	1539	120	973
-39	3147	1	2620	41	2081	81	1525	121	958
-38	3134	2	2607	42	2067	82	1511	122	944
-37	3121	3	2593	43	2054	83	1497	123	929
-36	3108	4	2580	44	2040	84	1483	124	915
-35	3095	5	2567	45	2026	85	1469	125	901
-34	3082	6	2553	46	2012	86	1455	126	886
-33	3069	7	2540	47	1999	87	1441	127	872

表 8-1. LMT87-Q1 传输表 (continued)

温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)	温度 (°C)	V _{OUT} (mV)
-32	3056	8	2527	48	1985	88	1427	128	858
-31	3043	9	2513	49	1971	89	1413	129	843
-30	3030	10	2500	50	1958	90	1399	130	829
-29	3017	11	2486	51	1944	91	1385	131	814
-28	3004	12	2473	52	1930	92	1371	132	800
-27	2991	13	2459	53	1916	93	1356	133	786
-26	2978	14	2446	54	1902	94	1342	134	771
-25	2965	15	2433	55	1888	95	1328	135	757
-24	2952	16	2419	56	1875	96	1314	136	742
-23	2938	17	2406	57	1861	97	1300	137	728
-22	2925	18	2392	58	1847	98	1286	138	713
-21	2912	19	2379	59	1833	99	1272	139	699
-20	2899	20	2365	60	1819	100	1257	140	684
-19	2886	21	2352	61	1805	101	1243	141	670
-18	2873	22	2338	62	1791	102	1229	142	655
-17	2859	23	2325	63	1777	103	1215	143	640
-16	2846	24	2311	64	1763	104	1201	144	626
-15	2833	25	2298	65	1749	105	1186	145	611
-14	2820	26	2285	66	1735	106	1172	146	597
-13	2807	27	2271	67	1721	107	1158	147	582
-12	2793	28	2258	68	1707	108	1144	148	568
-11	2780	29	2244	69	1693	109	1130	149	553
								150	538

虽然 LMT87-Q1 的线性度非常高，但响应却显示出轻微的伞形抛物线形状。表 8-1 非常准确地反映了这种形状。可根据抛物线公式 (方程式 1) 计算传输表。

$$V_{TEMP} (mV) = 2230.8mV - \left[13.582 \frac{mV}{^{\circ}C} (T - 30^{\circ}C) \right] - \left[0.00433 \frac{mV}{^{\circ}C^2} (T - 30^{\circ}C)^2 \right] \quad (1)$$

抛物线公式是传输表的近似表达式，在极端温度范围内，公式的精度略有降低。可根据方程式 1 求解 T，结果为：

$$T = \frac{13.582 - \sqrt{(-13.582)^2 + 4 \times 0.00433 \times (2230.8 - V_{TEMP} (mV))}}{2 \times (-0.00433)} + 30 \quad (2)$$

对于精度更低的线性传递函数近似值，根据表 8-1，使用两点式公式 (方程式 3)，可轻松计算出所需温度范围内的直线：

$$V - V_1 = \left(\frac{V_2 - V_1}{T_2 - T_1} \right) \times (T - T_1) \quad (3)$$

其中

- V 的单位为 mV，
- T 的单位为 °C，
- T₁ 和 V₁ 是最低温度的坐标，
- 而 T₂ 和 V₂ 是最高温度的坐标。

例如，如果用户希望用该公式进行计算，则在 20°C 至 50°C 的温度范围内，其计算过程如下：

$$V - 2365 \text{ mV} = \left(\frac{1958 \text{ mV} - 2365 \text{ mV}}{50^\circ\text{C} - 20^\circ\text{C}} \right) \times (T - 20^\circ\text{C}) \quad (4)$$

$$V - 2365 \text{ mV} = (-13.6 \text{ mV} / ^\circ\text{C}) \times (T - 20^\circ\text{C}) \quad (5)$$

$$V = (-13.6 \text{ mV} / ^\circ\text{C}) \times T + 2637 \text{ mV} \quad (6)$$

使用这种线性逼近方法，可为一个或多个感兴趣的温度范围估计传递函数。

8.4 器件功能模式

8.4.1 安装和导热性

LMT87-Q1 可像其他集成电路温度传感器一样轻松应用，可在表面粘贴或粘结。

为确保良好的导热性，LMT87-Q1 芯片的背面直接与 GND 引脚相连。连接 LMT87-Q1 其他引线的焊盘和布线的温度也会影响温度读数。

或者，可将 LMT87-Q1 安装在两端密封的金属管内，然后浸入水槽或拧入水箱的螺纹孔中。与任何 IC 相同，LMT87-Q1 及随附接线和电路必须保持处于绝缘和干燥状态，以免漏电和腐蚀。如果电路在可能发生冷凝的低温条件下运行，则尤其如此。如果水分导致输出对地或对 V_{DD} 短路，则 LMT87-Q1 的输出也不正确。印刷电路涂层通常用于确保水分不会腐蚀引线或电路走线。

结至环境热阻 (R_{θJA} 或 θ_{JA}) 是用于计算器件因其功率耗散所升高结温的参数。使用 [方程式 7](#) 计算 LMT87-Q1 芯片温度的上升值：

$$T_J = T_A + \theta_{JA} [(V_{DD} I_S) + (V_{DD} - V_{OUT}) I_L] \quad (7)$$

其中

- T_A 为环境温度，
- I_S 为电源电流，
- I_L 为输出端的负载电流，
- V_O 为输出电压。

例如，如果应用工况为：T_A = 30°C，V_{DD} = 5V，I_S = 5.4 μA，V_{OUT} = 2231mV，I_L = 2 μA，则结温为 30.014°C，表明自发热误差仅为 0.014°C。由于 LMT87-Q1 的结温为测得的实际温度，因此应尽量减小要求 LMT87-Q1 驱动负载的负载电流。[热性能信息表](#)展示了 LMT87-Q1 的热阻。

8.4.2 输出噪声注意事项

推挽输出显著提高了 LMT87-Q1 灌入和拉取电流的能力。例如，在驱动模数转换器 (ADC) 上的输入级等动态负载时，这种方法颇具优势。在这些应用中，需要拉电流快速为 ADC 的输入电容器充电。LMT87-Q1 特别适合于这类及其他需要强大拉电流或灌电流的应用。

LMT87-Q1 电源噪声增益 (V_{OUT} 上的交流信号与 V_{DD} 上的交流信号之比) 在基准测试期间测量。[图 7-8](#) 展示了 [典型特征](#) 一节中的典型衰减。输出端的负载电容器有助于过滤噪声。

对于嘈杂环境中的运行，应在距离 LMT87-Q1 约为 5 厘米的范围之内部署旁路电容。

8.4.3 电容负载

LMT87-Q1 能够可靠处理容性负载。在嘈杂环境中，或在 ADC 上驱动开关采样输入时，可能需要添加滤波，以便充分减少噪声耦合。在没有任何预防措施的情况下，[图 8-1](#) 展示了 LMT87-Q1 如何驱动小于或等于 1100pF 的容性负载。对于超过 1100pF 的容性负载，[图 8-2](#) 展示了如何在输出端串联电阻。

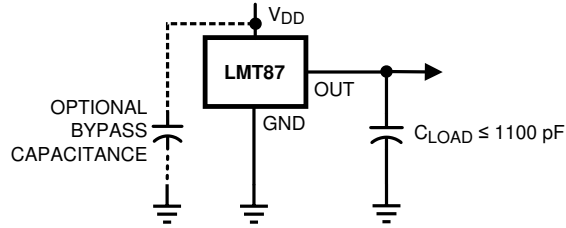


图 8-1. 无去耦 LMT87 适用于 1100pF 以下的容性负载

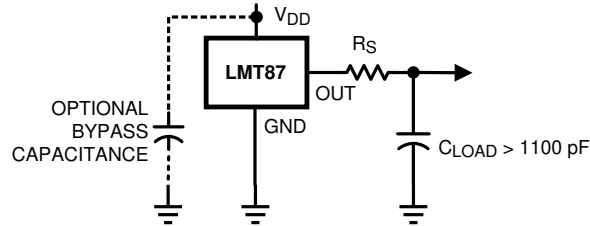


图 8-2. 带串联电阻的 LMT87 适用于超过 1100pF 的容性负载

表 8-2. 推荐串联电阻值

C_{LOAD}	最小 R_S
1.1nF 至 99nF	3k Ω
100nF 至 999nF	1.5k Ω
1 μ F	800 Ω

8.4.4 输出电压漂移

LMT87-Q1 在温度和电源电压范围内的线性度非常高。由于 NMOS/PMOS 轨至轨缓冲器的固有行为，当电源电压在器件的工作范围内升高时，输出可能会发生轻微漂移。漂移的位置取决于 V_{DD} 和 V_{OUT} 的相对电平。漂移通常在 $V_{DD} - V_{OUT} = 1V$ 时发生。

产生该轻微漂移（数毫伏）的条件是 V_{DD} 或 V_{OUT} 发生大幅变化（约 200mV）。由于漂移发生在 5°C 至 20°C 的宽温变范围内，因此 V_{OUT} 始终具有单调性。精度特性表中的精度规格已包含该可能漂移。

9 应用和实现

备注

以下应用部分中的信息不属于 TI 器件规格的范围，TI 不担保其准确性和完整性。TI 的客户应负责确定器件是否适用于其应用。客户应验证并测试其设计，以确保系统功能。

9.1 应用信息

LMT87-Q1 的特性使其适用于许多通用温度检测应用。该器件可由电压低至 2.7V 的电源供电运行，其流耗为 5.4 μ A。

9.2 典型应用

9.2.1 连接至 ADC

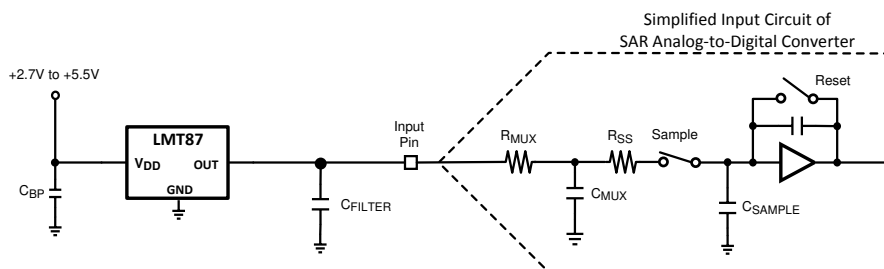


图 9-1. 至采样模数转换器输入级的建议连接

9.2.1.1 设计要求

微控制器和 ASIC 中的大多数 CMOS ADC 都具有采样数据比较器输入结构。在 ADC 为采样电容器充电时，电容器需要来自 LMT87-Q1 温度传感器和各类运算放大器等模拟源输出端的瞬时电荷。添加电容器 (C_{FILTER}) 可轻松满足这一要求。

9.2.1.2 详细设计流程

C_{FILTER} 的规格取决于采样电容器的规格及采样频率。由于各 ADC 的输入级不尽相同，因此电荷要求也有所不同。该通用 ADC 应用仅作为示例示出。

9.2.1.3 应用曲线

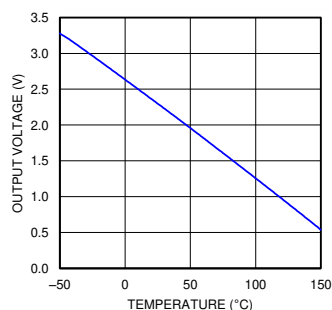


图 9-2. 模拟输出传递函数

9.2.2 在关断状态下降低功率损耗

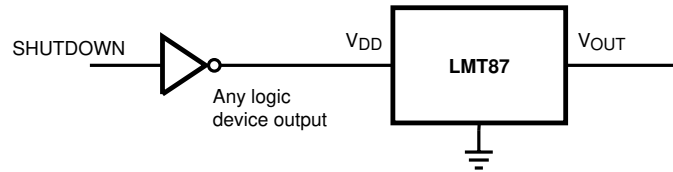


图 9-3. LMT87-Q1 的简单关断连接

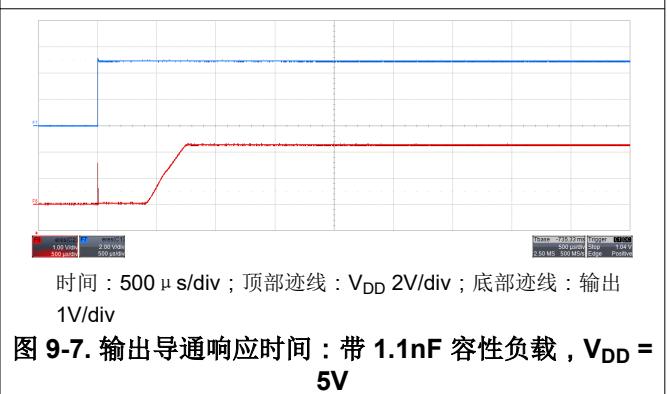
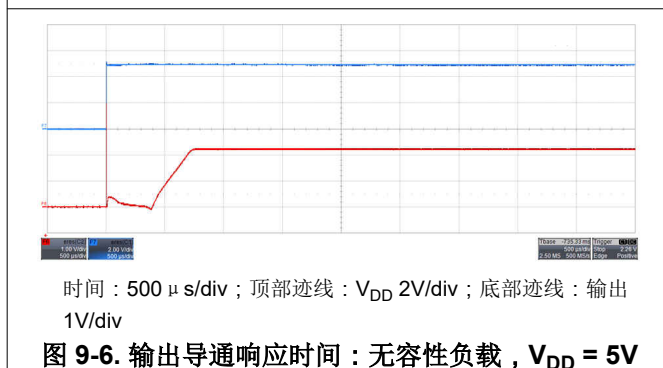
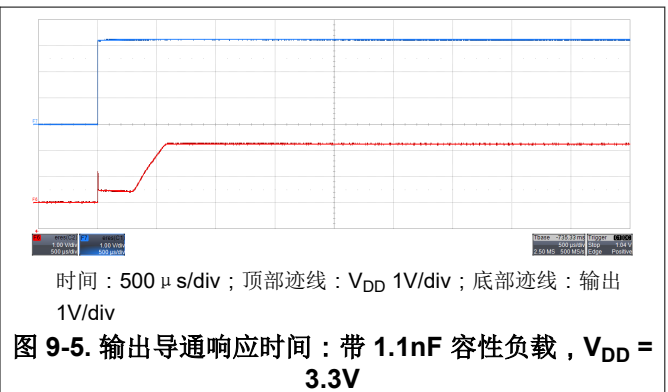
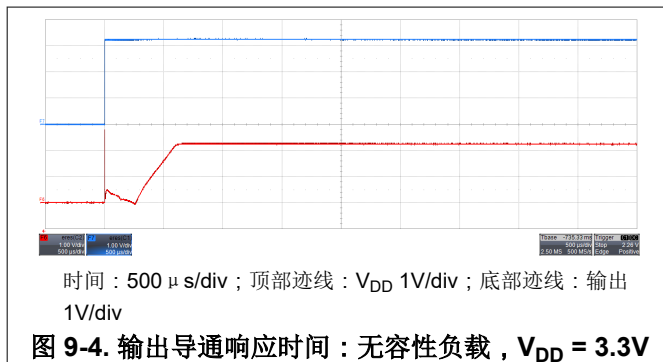
9.2.2.1 设计要求

由于 LMT87-Q1 的功耗小于 $9\mu\text{A}$ ，可由任何逻辑门输出直接供电，因此无需特定关断引脚。该器件甚至可直接由微控制器 GPIO 供电。如此，对于节能至关重要的电池供电系统等情形，可轻松将其关闭。

9.2.2.2 详细设计流程

只需将 LMT87-Q1 的 V_{DD} 引脚直接连接至微控制器的逻辑关断信号。

9.2.2.3 应用曲线



10 电源相关建议


LMT87-Q1 的电源电流和电源电压范围 (2.7V 至 5.5V) 很低，可轻松从多种电源为器件供电。电源旁路为可选配置，主要取决于所用电源的噪声。在有噪声的系统中，可能需要增加旁路电容器，以便降低耦合至 LMT87-Q1 输出端的噪声。


11 布局

11.1 布局指南

LMT87-Q1 的布局非常简单。如需使用电源旁路电容器，将电容器连接至器件的方法如 [布局示例](#) 所示。

11.2 布局示例

 VIA to ground plane

 VIA to power plane

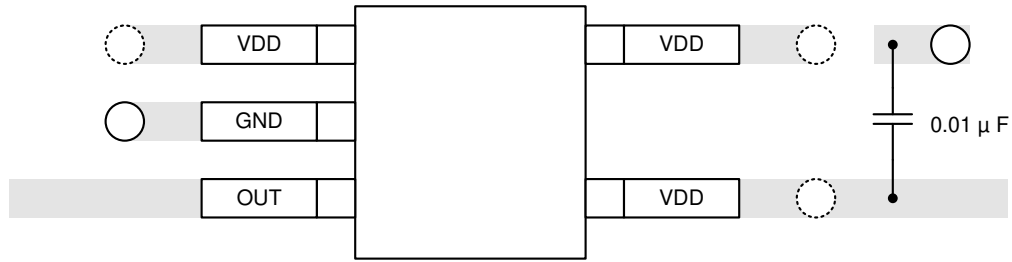


图 11-1. SC70 封装建议布局

12 器件和文档支持

12.1 接收文档更新通知

要接收文档更新通知，请导航至 ti.com 上的器件产品文件夹。点击 [订阅更新](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

12.2 支持资源

TI E2E™ 支持论坛是工程师的重要参考资料，可直接从专家获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题可获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的《[使用条款](#)》。

12.3 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

12.4 Electrostatic Discharge Caution



This integrated circuit can be damaged by ESD. Texas Instruments recommends that all integrated circuits be handled with appropriate precautions. Failure to observe proper handling and installation procedures can cause damage.

ESD damage can range from subtle performance degradation to complete device failure. Precision integrated circuits may be more susceptible to damage because very small parametric changes could cause the device not to meet its published specifications.

12.5 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

13 机械、封装和可订购信息

下述页面包含机械、封装和订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

重要声明和免责声明

TI 提供技术和可靠性数据 (包括数据表)、设计资源 (包括参考设计)、应用或其他设计建议、网络工具、安全信息和其他资源, 不保证没有瑕疵且不做任何明示或暗示的担保, 包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任: (1) 针对您的应用选择合适的 TI 产品, (2) 设计、验证并测试您的应用, (3) 确保您的应用满足相应标准以及任何其他安全、安保或其他要求。这些资源如有变更, 恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务, TI 对此概不负责。

TI 提供的产品受 TI 的销售条款 (<https://www.ti.com/legal/termsofsale.html>) 或 [ti.com](https://www.ti.com) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

邮寄地址: Texas Instruments, Post Office Box 655303, Dallas, Texas 75265
Copyright © 2021, 德州仪器 (TI) 公司

PACKAGING INFORMATION

Orderable Device	Status (1)	Package Type	Package Drawing	Pins	Package Qty	Eco Plan (2)	Lead finish/ Ball material (6)	MSL Peak Temp (3)	Op Temp (°C)	Device Marking (4/5)	Samples
LMT87QDCKRQ1	ACTIVE	SC70	DCK	5	3000	RoHS & Green	SN	Level-1-260C-UNLIM	-50 to 150	BVA	Samples
LMT87QDCKTQ1	OBSOLETE	SC70	DCK	5		TBD	Call TI	Call TI	-50 to 150	BVA	

(1) The marketing status values are defined as follows:

ACTIVE: Product device recommended for new designs.

LIFEBUY: TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.

NRND: Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.

PREVIEW: Device has been announced but is not in production. Samples may or may not be available.

OBSOLETE: TI has discontinued the production of the device.

(2) **RoHS:** TI defines "RoHS" to mean semiconductor products that are compliant with the current EU RoHS requirements for all 10 RoHS substances, including the requirement that RoHS substance do not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, "RoHS" products are suitable for use in specified lead-free processes. TI may reference these types of products as "Pb-Free".

RoHS Exempt: TI defines "RoHS Exempt" to mean products that contain lead but are compliant with EU RoHS pursuant to a specific EU RoHS exemption.

Green: TI defines "Green" to mean the content of Chlorine (Cl) and Bromine (Br) based flame retardants meet JS709B low halogen requirements of <=1000ppm threshold. Antimony trioxide based flame retardants must also meet the <=1000ppm threshold requirement.

(3) MSL, Peak Temp. - The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.

(4) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device.

(5) Multiple Device Markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.

(6) Lead finish/Ball material - Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

OTHER QUALIFIED VERSIONS OF LMT87-Q1 :

- Catalog : [LMT87](#)

NOTE: Qualified Version Definitions:

- Catalog - TI's standard catalog product

TAPE AND REEL INFORMATION

QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
LMT87QDCKRQ1	SC70	DCK	5	3000	178.0	8.4	2.25	2.45	1.2	4.0	8.0	Q3

TAPE AND REEL BOX DIMENSIONS



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
LMT87QDCKRQ1	SC70	DCK	5	3000	208.0	191.0	35.0

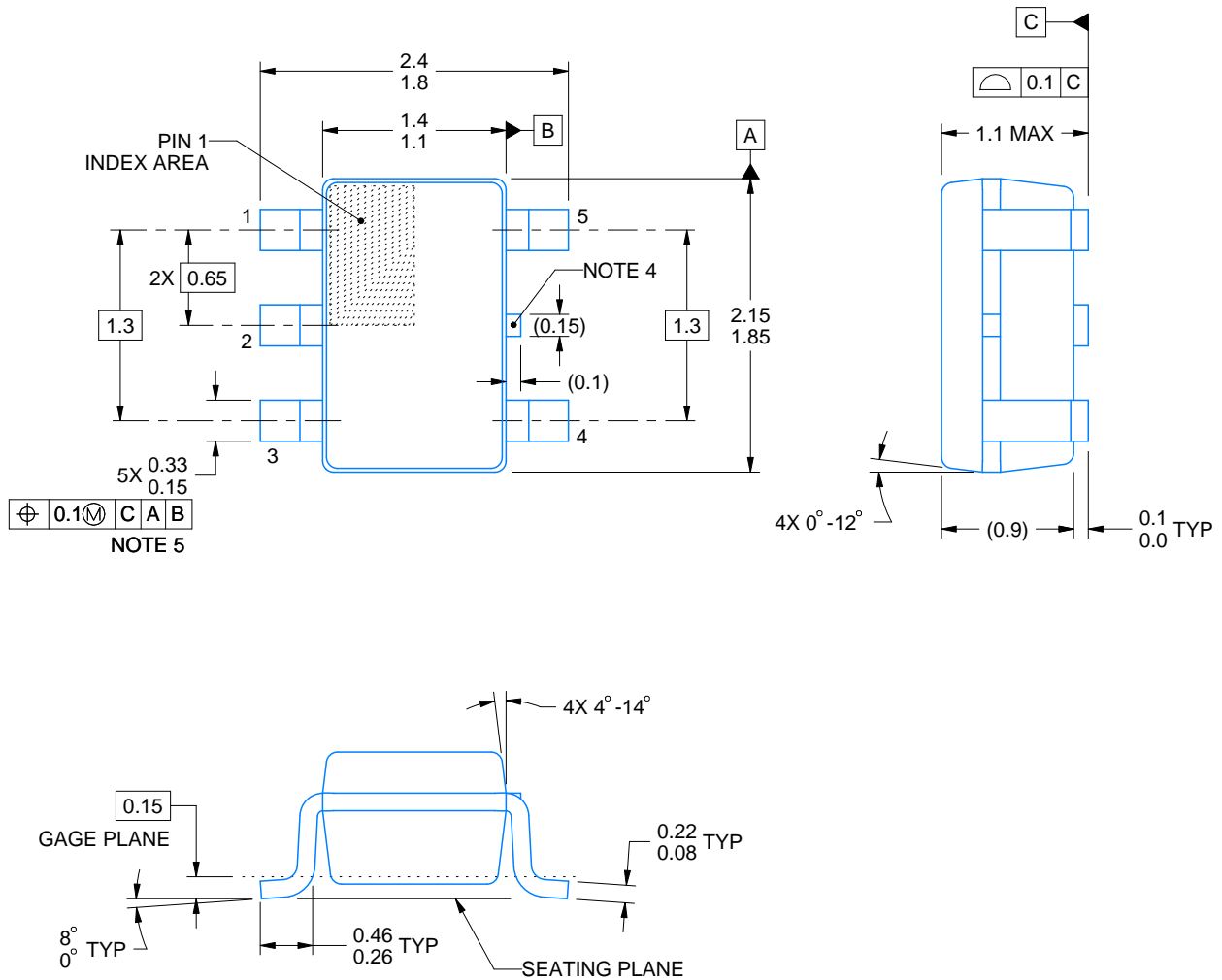
DCK0005A



PACKAGE OUTLINE

SOT - 1.1 max height

SMALL OUTLINE TRANSISTOR



4214834/F 08/2024

NOTES:

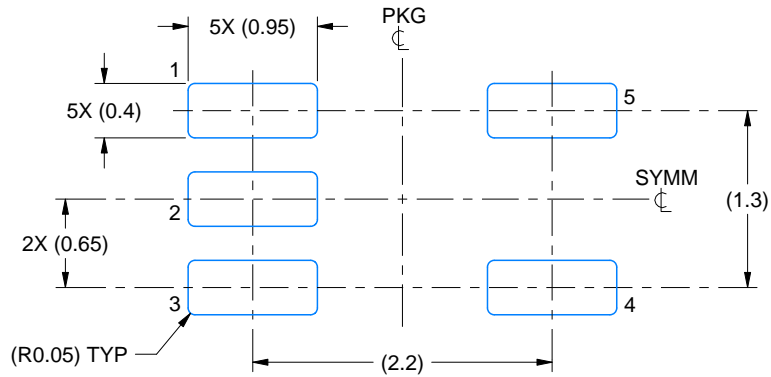
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Reference JEDEC MO-203.
4. Support pin may differ or may not be present.
5. Lead width does not comply with JEDEC.
6. Body dimensions do not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.25mm per side

EXAMPLE BOARD LAYOUT

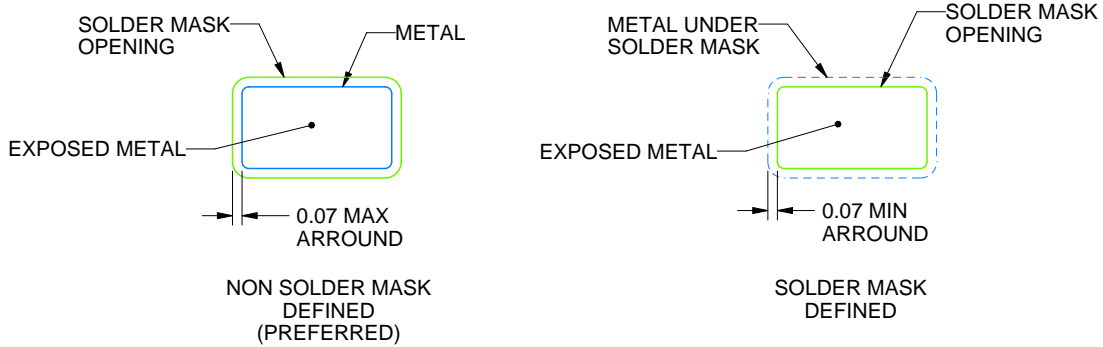
DCK0005A

SOT - 1.1 max height

SMALL OUTLINE TRANSISTOR



LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE:18X



SOLDER MASK DETAILS

4214834/F 08/2024

NOTES: (continued)

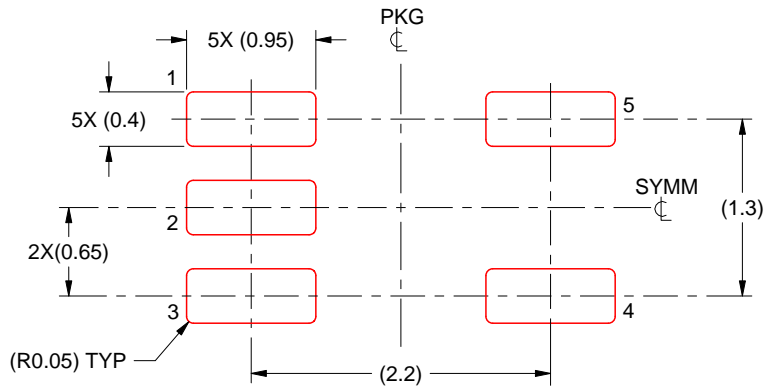
- 7. Publication IPC-7351 may have alternate designs.
- 8. Solder mask tolerances between and around signal pads can vary based on board fabrication site.

EXAMPLE STENCIL DESIGN

DCK0005A

SOT - 1.1 max height

SMALL OUTLINE TRANSISTOR



SOLDER PASTE EXAMPLE
BASED ON 0.125 THICK STENCIL
SCALE:18X

4214834/F 08/2024

NOTES: (continued)

9. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
10. Board assembly site may have different recommendations for stencil design.

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2024，德州仪器 (TI) 公司