

DS15BA101

DS15BA101 1.5 Gbps Differential Buffer with Adjustable Output Voltage



Literature Number: JAJ8AL8

DS15BA101

出力電圧可変 1.5Gbps 差動バッファ

概要

DS15BA101 は、ケーブル駆動、レベル変換、信号バッファリング、信号のリピーティング・アプリケーションに適した高速差動バッファです。DS15BA101 の完全差動信号パスにより、きわめて優れた信号インテグリティとノイズ耐性が保証され、1.5Gbps を超えるデータ・レートで差動およびシングルエンドの伝送線路を駆動します。

50 のシングルエンドと 100 の差動モードのインピーダンスを駆動するレベル変換やケーブル駆動アプリケーションに対して、出力電圧振幅は、1 個の外付け抵抗によって調整可能です。

DS15BA101 は、単一 3.3V 電源により駆動し、消費電力は 1.5Gbps で 150mW (typ) です。- 40 ~ + 85 の工業用温度範囲で動作し、省スペース型の 3 × 3mm の LLP-8 パッケージで供給されます。

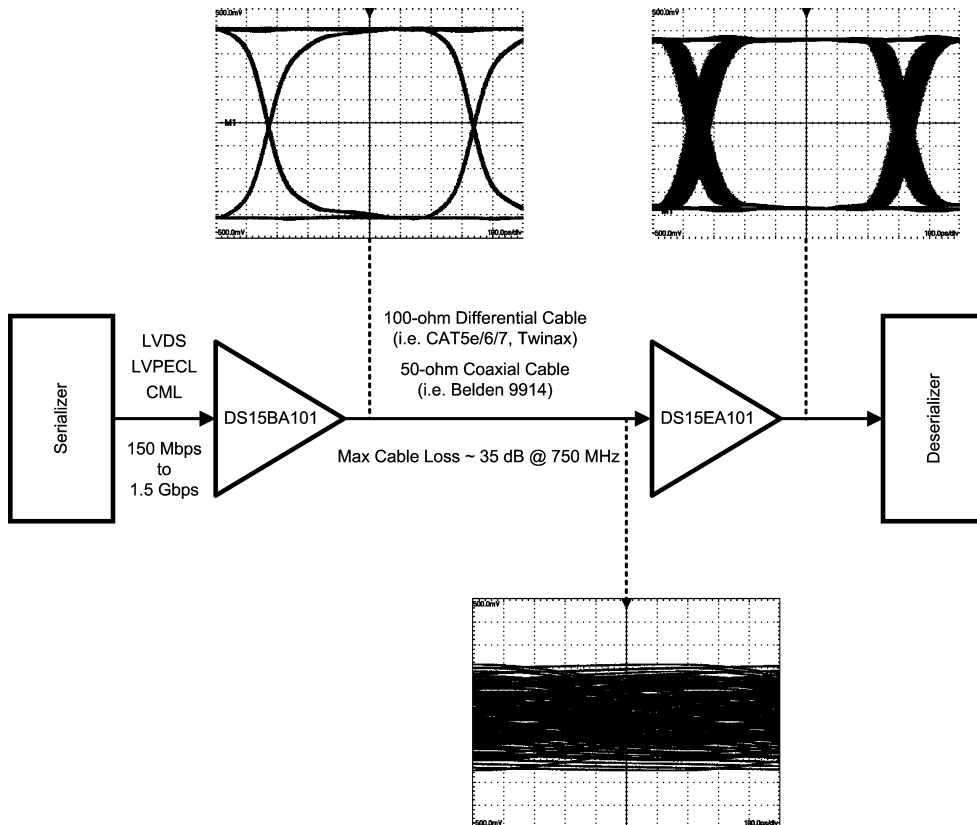
特長

- DC ~ 1.5 + Gbps のデータ・レート
- 差動またはシングルエンド入力
- 出力振幅調節可能
- 3.3V 単一電源
- 40 ~ + 85 工業用温度範囲
- 低消費電力：1.5Gbps で 150mW (typ)
- 省スペース 3 × 3mm LLP-8 パッケージ

アプリケーション

- ケーブル延長アプリケーション
- レベル変換
- 信号のバッファリングおよびリピート
- セキュリティ・カメラ

代表的なアプリケーション



絶対最大定格 (Note 1)

本データシートには軍用・航空宇宙用の規格は記載されていません。
関連する電気的信頼性試験方法の規格を参照ください。

電源電圧	- 0.5V ~ 3.6V
入力電圧 (すべての入力)	- 0.3V ~ $V_{CC} + 0.3V$
出力電流	28mA
保存温度範囲	- 65 ~ + 150
PN 接合温度	+ 150
許容リード温度 (ハンダ付け 4 秒)	+ 260

パッケージ熱抵抗

JA LLP-8	+ 90.7 /W
JC LLP-8	+ 41.2 /W
ESD 耐圧 (人体モデル)	5kV
ESD 耐圧 (マシン・モデル)	250V

推奨動作条件

電源電圧 ($V_{CC} - GND$)	$3.3V \pm 5\%$
動作温度範囲 (T_A) DS15BA101SD	- 40 ~ + 85

DC 電気的特性

特記のない限り、推奨動作条件に記載の電源電圧および動作周囲温度に対して適用。(Note 2、3)

Symbol	Parameter	Conditions	Reference	Min	Typ	Max	Units
V_{ICM}	Input Common Mode Voltage	(Note 4)	IN+, IN-	0.8		$V_{CC} - V_{ID}/2$	V
V_{ID}	Differential Input Voltage Swing			100		2000	mV _{P-P}
V_{OS}	Output Common Mode Voltage		OUT+, OUT-		$V_{CC} - V_{OUT}/2$		V
V_{OUT}	Output Voltage	Single-ended, 50Ω load $R_{VO} = 953\Omega$ 1%,			400		mV _{P-P}
		Single-ended, 50Ω load $R_{VO} = 487\Omega$ 1%,			800		mV _{P-P}
I_{CC}	Supply Current	(Note 5)			45	49	mA

AC 電気的特性

特記のない限り、推奨動作条件に記載の電源電圧および動作周囲温度に対して適用。(Note 3)

Symbol	Parameter	Conditions	Reference	Min	Typ	Max	Units
DR_{MAX}	Maximum Data Rate	(Note 4)	IN+, IN-	1.5	2.0		Gbps
t_{LHT}	Output Low to High Transition Time	20% – 80% (Note 6)	OUT+, OUT-		120	220	ps
t_{HLT}	Output High to Low Transition Time				120	220	ps
t_{PLHD}	Propagation Low to High Delay	(Note 4)		0.95	1.10	1.35	ns
t_{PHLD}	Propagation High to Low Delay	(Note 4)		0.95	1.10	1.35	ns
t_{TJ}	Total Jitter	1.5 Gbps			26		ps _{P-P}

Note 1: 絶対最大定格とは、この値を超えるとデバイスの寿命と動作を保障できないリミット値のことを意味します。ここで明記された最大値は、各デバイスをこれらのリミット値またはそれを超えた値で動作可能または動作させるべきことを意味するものではありません。「電気的特性」の表にデバイスの許容動作条件が示されています。

Note 2: デバイス・ピンに流れ込む電流を正と規定しています。デバイス・ピンから流れ出る電流を負と規定しています。すべての電圧は、GND を基準としています。

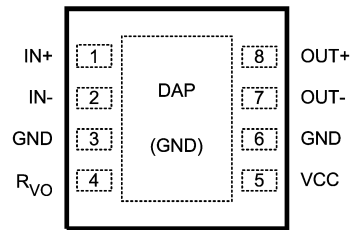
Note 3: 代表値は $V_{CC} = + 3.3V$ 、 $T_A = + 25$ における値です。

Note 4: 仕様は特性評価によって保証されています。

Note 5: I_{CC} の最大値は、 $V_{CC} = + 3.465V$ 、 $T_A = + 70$ で測定されています。

Note 6: 仕様は特性評価によって保証され、テストによって確認されています。

ピン配置図



8-Pad LLP

Order Number DS15BA101SD or DS15BA101SDX

See NS Package Number SDA08A

ピン説明

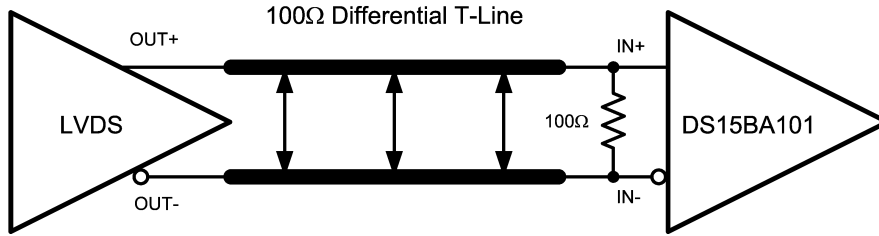
ピン番号	名称	説明
1	IN +	正の入力ピン
2	IN -	負の入力ピン
3	GND	回路コモン (グラウンド基準)
4	R _{VO}	出力電圧振幅制御。V _{CC} に抵抗を接続して、出力電圧を設定します。
5	V _{CC}	正電源 (+ 3.3V)
6	GND	回路コモン (グラウンド基準)
7	OUT -	負の出力ピン
8	OUT +	正の出力ピン

デバイス動作説明

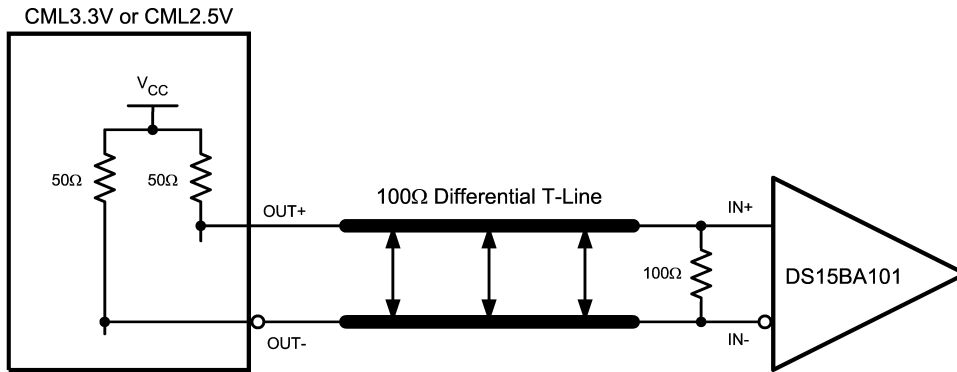
入力インタフェース

DS15BA101 は、差動入力、シングルエンド入力の両方に対応しています。入力は自己バイアスされるため、AC 結合または DC 結合を容易に実現できます。DC 結合による入力は規定のコモン

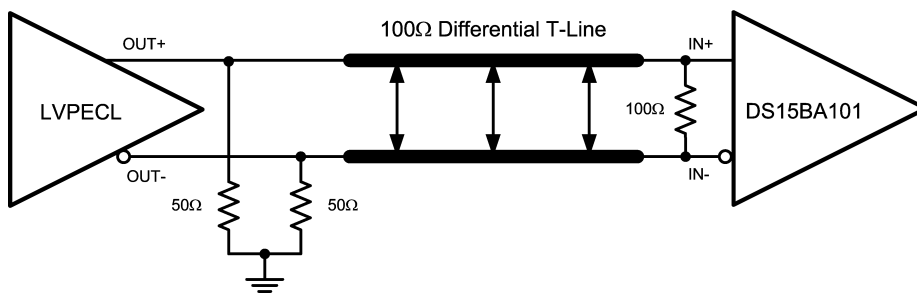
モード範囲内に保持する必要があります。IN +ピンとIN -ピンは、 $V_{CC} = 3.3V$ によって約 2.1V に自己バイアスされます。以下の 3 つの図に、一般的な差動ドライバに DC 結合する代表的なインタフェースを示します。



Typical LVDS Driver DC-Coupled Interface to DS15BA101 Input



Typical CML Driver DC-Coupled Interface to DS15BA101 Input



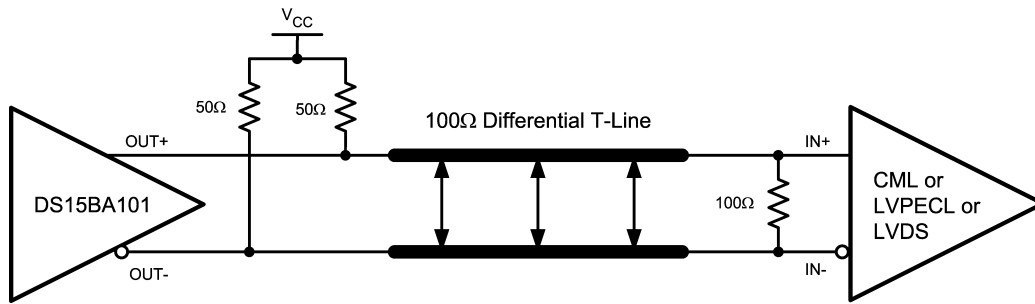
Typical LVPECL Driver DC-Coupled Interface to DS15BA101 Input

デバイス動作説明(つづき)

出力インタフェース

DS15BA101 では電流モードの出力を使用しています。100 Ω の AC 結合差動ケーブル ($R_{VO} = 953 \Omega$), または 50 オームの AC 結合同軸ケーブル ($R_{VO} = 487 \Omega$) に対するシングルエンド出力レベルは 400mV_{P-P} です。出力レベルは、 R_{VO} と V_{CC} 間に接続した抵抗の値 R_{VO} によって決まります。

抵抗 R_{VO} は、できる限り R_{VO} ピンの近くに配置してください。さらに、寄生容量を最小化するために、 R_{VO} ネットワークの下にはプレーンの銅箔がないようにしてください。次の図は、一般的な差動ドライバとの DC 結合の代表例を示しています。ここではレシーバの入力インピーダンスが大きいと想定しています。ほとんどのレシーバは CML 信号に対応できるコモンモード入力範囲を備えています。推奨インタフェースを実装する前に、各レシーバのデータシートを確認することを推奨します。



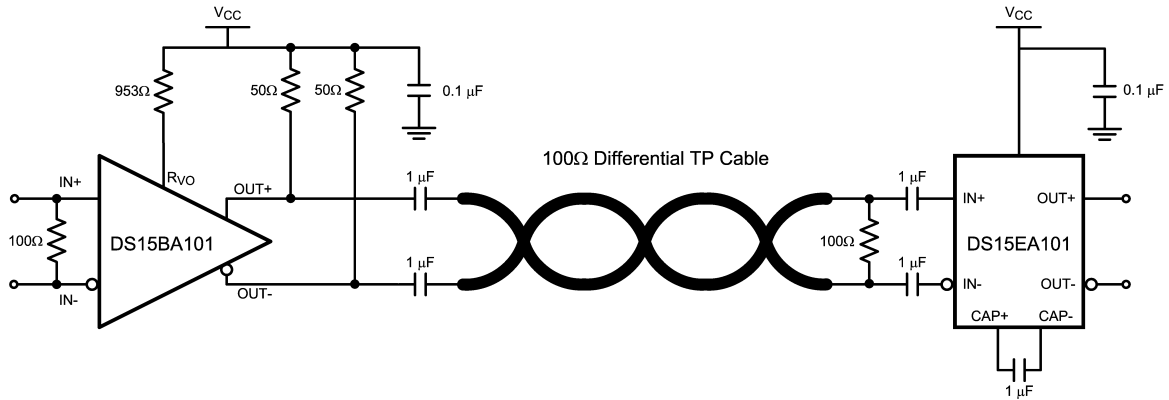
Typical DS15BA101 Output DC-Coupled Interface to an LVDS, CML or LVPECL Receiver

デバイス動作説明 (つづき)

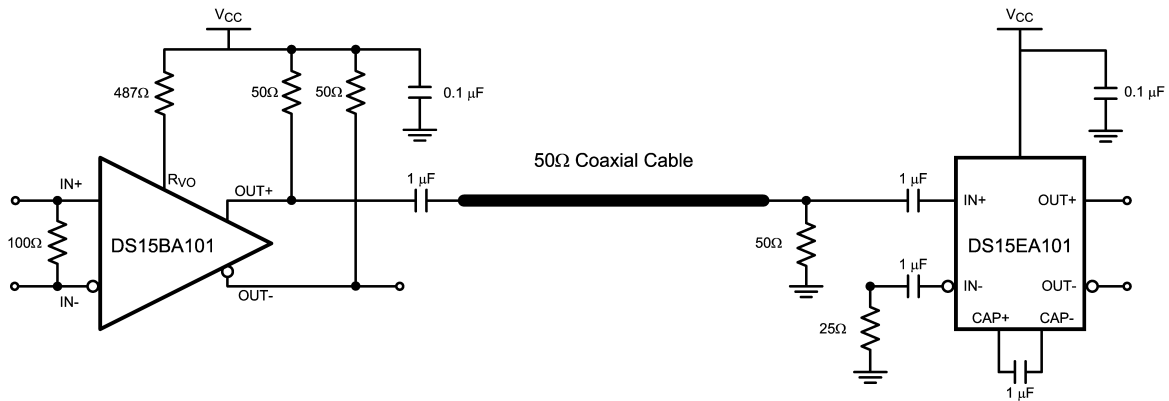
ケーブル延長アプリケーション

DS15BA101 と DS15EA101 を使用すると、シリアライザ / デシリアライザ (SerDes) のペアーフィールド・プログラマブル・ゲート・アレイ (FPGA) のシリアル・データ・ストリームを延長するための最適なケーブル・エクステンダ・チップセットとして、100 の差動ケーブル (すなわち、CAT5e/6/7 および 2 芯同軸ケーブル) と 50 の

同軸ケーブルを駆動します。最適な動作を実現するためには、DC バランスのとれたデータ入力と正しい DS15BA101 出力振幅、適切なケーブル終端を設定することが重要です。また、AC カップリング・コンデンサは最小サイズのパッケージを使用してください。以下の 2 つの図は、100 の差動ケーブルと 50 の同軸ケーブルについて推奨されるチップセット構成を示しています。



Cable Extender Chipset Connection Diagram for 100 Differential Cables

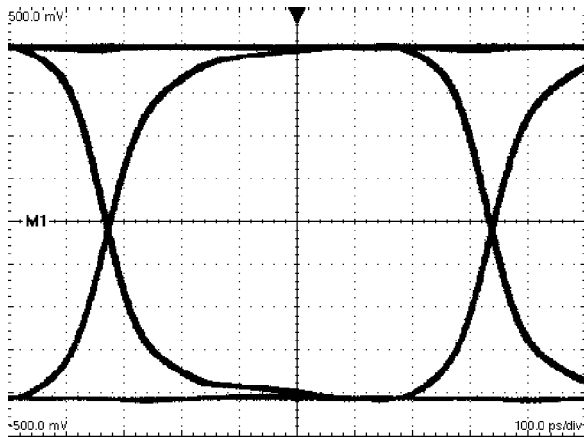


Cable Extender Chipset Connection Diagram for 50 Coaxial Cables

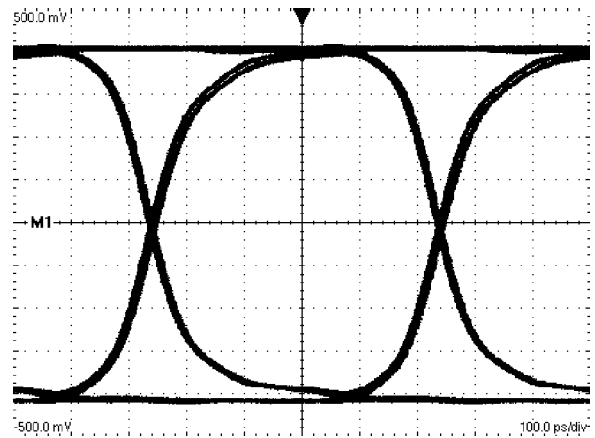
リファレンス・デザイン

ケーブル・エクステンダ・チップセット (DS15BA101 と DS15EA101) の評価用に完全なリファレンス・デザイン (P/N: DriveCable02EVK) が利用できます。詳細については、<http://www.national.com/appinfo/lvds/drivecable02evk.html> を参照してください。

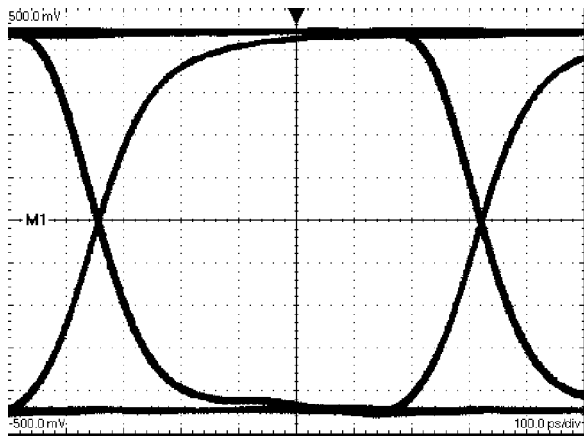
代表的性能



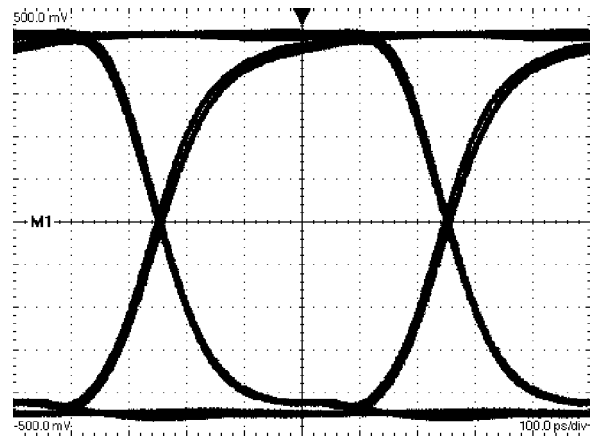
1.5 Gbps Differential DS15BA101 Output
 $R_{VO} = 953$, H:100 ps / DIV, V:100 mV / DIV



2.0 Gbps Differential DS15BA101 Output
 $R_{VO} = 953$, H:100 ps / DIV, V:100 mV / DIV

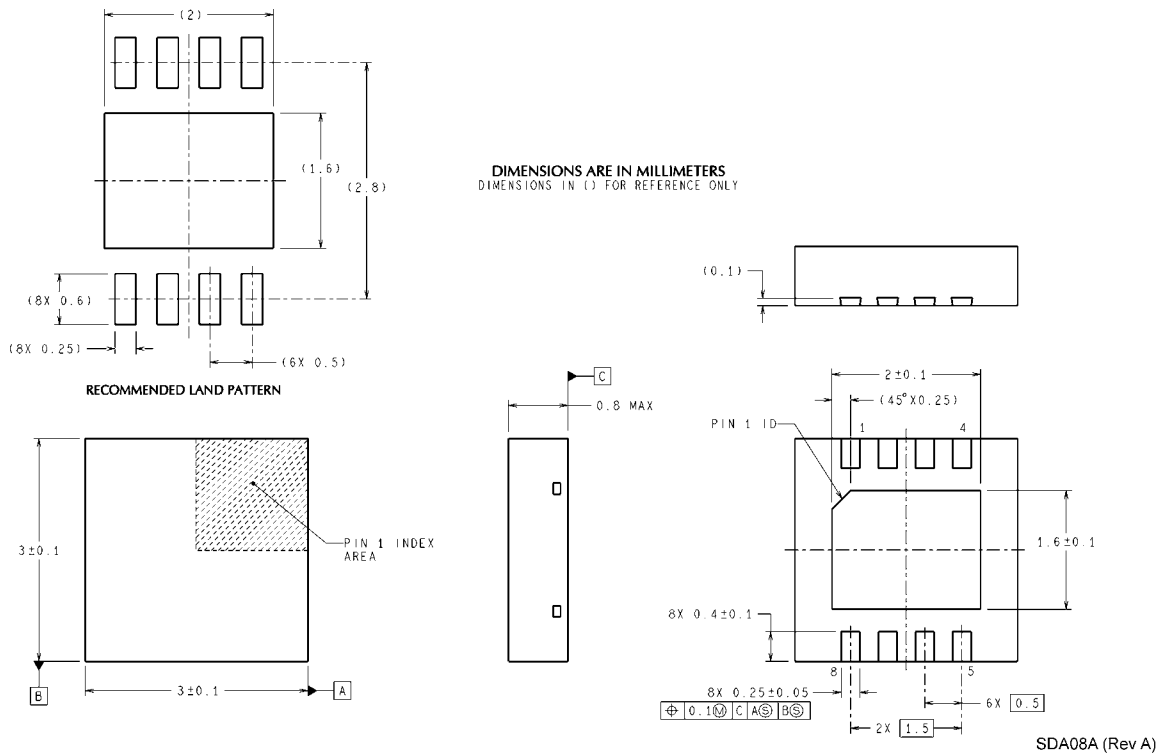


1.5 Gbps Single-ended DS15BA101 Output
 $R_{VO} = 487$, H:100 ps / DIV, V:100 mV / DIV



2.0 Gbps Single-ended DS15BA101 Output
 $R_{VO} = 487$, H:100 ps / DIV, V:100 mV / DIV

外形寸法図 単位は millimeters



8-Pad LLP
Order Number DS15BA101SD or DS15BA101SDX
NS Package Number SDA08A
(See AN-1187 for PCB Design and Assembly Recommendations)

このドキュメントの内容はナショナル セミコンダクター社製品の関連情報として提供されます。ナショナル セミコンダクター社は、この発行物の内容の正確性または完全性について、いかなる表明または保証もいたしません。また、仕様と製品説明を予告なく変更する権利を有します。このドキュメントはいかなる知的財産権に対するライセンスも、明示的、黙示的、禁反言による惹起、またはその他を問わず、付与するものではありません。

試験や品質管理は、ナショナル セミコンダクター社が自社の製品保証を維持するために必要と考える範囲に用いられます。政府が課す要件によって指定される場合を除き、各製品のすべてのパラメータの試験を必ずしも実施するわけではありません。ナショナル セミコンダクター社は製品適用の援助や購入者の製品設計に対する義務は負いかねます。ナショナル セミコンダクター社の部品を使用した製品および製品適用の責任は購入者にあります。ナショナル セミコンダクター社の製品を用いたいかなる製品の使用または供給に先立ち、購入者は、適切な設計、試験、および動作上の安全手段を講じなければなりません。

それら製品の販売に関するナショナル セミコンダクター社との取引条件で規定される場合を除き、ナショナル セミコンダクター社は一切の義務を負わないものとし、また、ナショナル セミコンダクター社の製品の販売が使用、またはその両方に関連する特定目的への適合性、商品の機能性、ないしは特許、著作権、または他の知的財産権の侵害に関連した義務または保証を含むいかなる表明または黙示的保証も行いません。

生命維持装置への使用について

ナショナル セミコンダクター社の製品は、ナショナル セミコンダクター社の最高経営責任者 (CEO) および法務部門 (GENERAL COUNSEL) の事前の書面による承諾がない限り、生命維持装置または生命維持システム内のきわめて重要な部品に使用することは認められていません。

ここで、生命維持装置またはシステムとは (a) 体内に外科的に使用されることを意図されたもの、または (b) 生命を維持あるいは支持するものをいい、ラベルにより表示される使用方法に従って適切に使用された場合に、これの不具合が使用者に身体的障害を与えると予想されるものをいいます。重要な部品とは、生命維持にかかわる装置またはシステム内のすべての部品をいい、これの不具合が生命維持用の装置またはシステムの不具合の原因となりそれらの安全性や機能に影響を及ぼすことが予想されるものをいいます。

National Semiconductor とナショナル セミコンダクターのロゴはナショナル セミコンダクター コーポレーションの登録商標です。その他のブランドや製品名は各権利所有者の商標または登録商標です。

Copyright © 2008 National Semiconductor Corporation
 製品の最新情報については www.national.com をご覧ください。

ナショナル セミコンダクター ジャパン株式会社

本社 / 〒 135-0042 東京都江東区木場 2-17-16 TEL.(03)5639-7300

技術資料 (日本語 / 英語) はホームページより入手可能です。

www.national.com/jpn/

ご注意

日本テキサス・インスツルメンツ株式会社（以下TIJといいます）及びTexas Instruments Incorporated (TIJの親会社、以下TIJないしTexas Instruments Incorporatedを総称してTIといいます)は、その製品及びサービスを任意に修正し、改善、改良、その他の変更をし、もしくは製品の製造中止またはサービスの提供を中止する権利を留保します。従いまして、お客様は、発注される前に、関連する最新の情報を取得して頂き、その情報が現在有効かつ完全なものであるかどうかご確認下さい。全ての製品は、お客様とTIJとの間取引契約が締結されている場合は、当該契約条件に基づき、また当該取引契約が締結されていない場合は、ご注文の受諾の際に提示されるTIJの標準販売契約約款に従って販売されます。

TIは、そのハードウェア製品が、TIの標準保証条件に従い販売時の仕様に対応した性能を有していること、またはお客様とTIJとの間で合意された保証条件に従い合意された仕様に対応した性能を有していることを保証します。検査およびその他の品質管理技法は、TIが当該保証を支援するのに必要とみなす範囲で行なわれております。各デバイスの全てのパラメーターに関する固有の検査は、政府がそれ等の実行を義務づけている場合を除き、必ずしも行なわれておりません。

TIは、製品のアプリケーションに関する支援もしくはお客様の製品の設計について責任を負うことはありません。TI製部品を使用しているお客様の製品及びそのアプリケーションについての責任はお客様にあります。TI製部品を使用したお客様の製品及びアプリケーションについて想定される危険を最小のものとするため、適切な設計上および操作上の安全対策は、必ずお客様にてお取り下さい。

TIは、TIの製品もしくはサービスが使用されている組み合わせ、機械装置、もしくは方法に関連しているTIの特許権、著作権、回路配置利用権、その他のTIの知的財産権に基づいて何らかのライセンスを許諾するということは明示的にも黙示的にも保証も表明もしておりません。TIが第三者の製品もしくはサービスについて情報を提供することは、TIが当該製品もしくはサービスを使用することについてライセンスを与えたり、保証もしくは是認するということの意味しません。そのような情報を使用するには第三者の特許その他の知的財産権に基づき当該第三者からライセンスを得なければならない場合もあり、またTIの特許その他の知的財産権に基づきTIからライセンスを得て頂かなければならない場合もあります。

TIのデータブックもしくはデータシートの中にある情報を複製することは、その情報に一切の変更を加えること無く、かつその情報と結び付けられた全ての保証、条件、制限及び通知と共に複製がなされる限りにおいて許されるものとします。当該情報に変更を加えて複製することは不正で誤認を生じさせる行為です。TIは、そのような変更された情報や複製については何の義務も責任も負いません。

TIの製品もしくはサービスについてTIにより示された数値、特性、条件その他のパラメーターと異なる、あるいは、それを超えてなされた説明で当該TI製品もしくはサービスを再販売することは、当該TI製品もしくはサービスに対する全ての明示的保証、及び何らかの黙示的保証を無効にし、かつ不正で誤認を生じさせる行為です。TIは、そのような説明については何の義務も責任もありません。

TIは、TIの製品が、安全でないことが致命的となる用途ないしアプリケーション(例えば、生命維持装置のように、TI製品に不良があった場合に、その不良により相当な確率で死傷等の重篤な事故が発生するようなもの)に使用されることを認めておりません。但し、お客様とTIの双方の権限有る役員が書面でそのような使用について明確に合意した場合は除きます。たとえTIがアプリケーションに関連した情報やサポートを提供したとしても、お客様は、そのようなアプリケーションの安全面及び規制面から見た諸問題を解決するために必要とされる専門的知識及び技術を持ち、かつ、お客様の製品について、またTI製品をそのような安全でないことが致命的となる用途に使用することについて、お客様が全ての法的責任、規制を遵守する責任、及び安全に関する要求事項を満足させる責任を負っていることを認め、かつそのことに同意します。さらに、もし万一、TIの製品がそのような安全でないことが致命的となる用途に使用されたことによって損害が発生し、TIないしその代表者がその損害を賠償した場合は、お客様がTIないしその代表者にその全額の補償をするものとします。

TI製品は、軍事的用途もしくは宇宙航空アプリケーションないし軍事的環境、航空宇宙環境にて使用されるようには設計もされていませんし、使用されることを意図されておられません。但し、当該TI製品が、軍需対応グレード品、若しくは「強化プラスチック」製品としてTIが特別に指定した製品である場合は除きます。TIが軍需対応グレード品として指定した製品のみが軍需品の仕様書に合致いたします。お客様は、TIが軍需対応グレード品として指定していない製品を、軍事的用途もしくは軍事的環境下で使用することは、もっぱらお客様の危険負担においてなされるということ、及び、お客様がもっぱら責任をもって、そのような使用に関して必要とされる全ての法的要求事項及び規制上の要求事項を満足させなければならないことを認め、かつ同意します。

TI製品は、自動車用アプリケーションないし自動車の環境において使用されるようには設計されていませんし、また使用されることを意図されておられません。但し、TIがISO/TS 16949の要求事項を満たしていると特別に指定したTI製品は除きます。お客様は、お客様が当該TI指定品以外のTI製品を自動車用アプリケーションに使用しても、TIは当該要求事項を満たしていなかったことについて、いかなる責任も負わないことを認め、かつ同意します。

Copyright © 2012, Texas Instruments Incorporated
日本語版 日本テキサス・インスツルメンツ株式会社

弊社半導体製品の取り扱い・保管について

半導体製品は、取り扱い、保管・輸送環境、基板実装条件によっては、お客様での実装前後に破壊/劣化、または故障を起こすことがあります。

弊社半導体製品のお取り扱い、ご使用にあたっては下記の点を遵守して下さい。

1. 静電気

- 素手で半導体製品単体を触らないこと。どうしても触る必要がある場合は、リストストラップ等で人体からアースをとり、導電性手袋等をして取り扱うこと。
- 弊社出荷梱包単位（外装から取り出された内装及び個装）又は製品単品で取り扱いを行う場合は、接地された導電性のテーブル上で（導電性マットにアースをとったもの等）、アースをした作業者が行うこと。また、コンテナ等も、導電性のものを使うこと。
- マウンタやはんだ付け設備等、半導体の実装に関わる全ての装置類は、静電気の帯電を防止する措置を施すこと。
- 前記のリストストラップ・導電性手袋・テーブル表面及び実装装置類の接地等の静電気帯電防止措置は、常に管理されその機能が確認されていること。

2. 温・湿度環境

- 温度：0～40℃、相対湿度：40～85%で保管・輸送及び取り扱いを行うこと。（但し、結露しないこと。）

- 直射日光があたる状態で保管・輸送しないこと。
3. 防湿梱包
 - 防湿梱包品は、開封後は個別推奨保管環境及び期間に従い基板実装すること。
 4. 機械的衝撃
 - 梱包品（外装、内装、個装）及び製品単品を落下させたり、衝撃を与えないこと。
 5. 熱衝撃
 - はんだ付け時は、最低限260℃以上の高温状態に、10秒以上さらさないこと。（個別推奨条件がある時はそれに従うこと。）
 6. 汚染
 - はんだ付け性を損なう、又はアルミ配線腐食の原因となるような汚染物質（硫黄、塩素等ハロゲン）のある環境で保管・輸送しないこと。
 - はんだ付け後は十分にフラックスの洗浄を行うこと。（不純物含有率が一定以下に保証された無洗浄タイプのフラックスは除く。）

以上