

LMP7731

LMP7731 2.9 nV/sqrt(Hz) Low Noise, Precision, RRIO Amplifier



Literature Number: JAJSAH8

低ノイズ (2.9nV/√Hz)、高精度入出力フルスイング・アンプ

概要

LMP7731 は、シングル低ノイズ、入出力フルスイング、低電圧を特長とするアンプです。LMP7731 は、LMP® 高精度アンプ・ファミリの一員であり、低電圧が要求される高精度で低ノイズのアプリケーションに最適です。

このオペアンプは、1/f コーナーがわずか 3Hz である 2.9nV/√Hz の低電圧ノイズです。LMP7731 は、バイアス電流がわずか 1.5nA のバイポーラ接合型入力段を備えています。きわめて低いレベルの電圧ノイズで補完されるこの低入力バイアス電流により、LMP7731 は測光アプリケーションに最適です。

LMP7731 は、22MHz の広い GBW を備えながら、消費電流はわずか 2mA です。この高ゲイン帯域幅と 130dB の高い開ループ・ゲインにより、高い閉ループ・ゲインが要求されるアプリケーションでの正確なシグナル・コンディショニングが可能になります。

LMP7731 の電源電圧範囲は 1.8V ~ 5.5V です。このため、バッテリー駆動型のポータブル・アプリケーションに最適です。

LMP7731 は実装面積の小さい 5 ピン SOT-23 と 8 ピン SOIC パッケージで提供されます。

特長

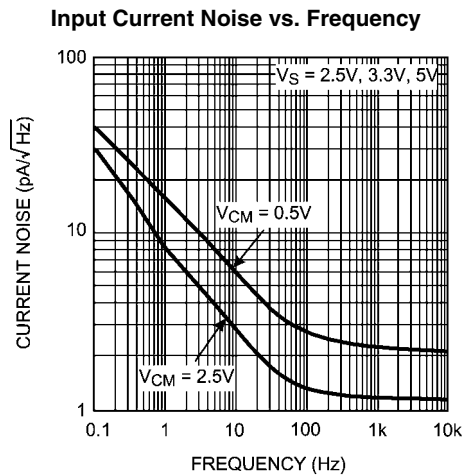
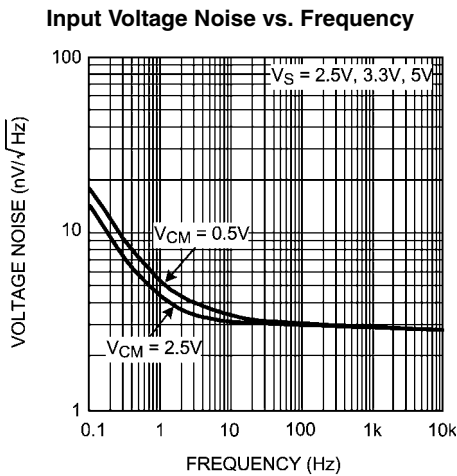
(代表値、 $T_A = 25^\circ\text{C}$ 、 $V_S = 5\text{V}$)

- 入力電圧ノイズ
 - f = 3Hz 3.3nV/√Hz
 - f = 1kHz 2.9nV/√Hz
- CMRR 130dB
- 開ループ・ゲイン 130dB
- GBW 22MHz
- スルーレート 2.4V/μs
- THD @ f = 10kHz、 $A_V = +1$ 、 $R_L = 2\text{k}\Omega$ 0.001%
- 消費電流 (チャンネルあたり) 2.2mA
- 電源電圧範囲 1.8V ~ 5.5V
- 動作温度範囲 - 40 °C ~ 125 °C
- 入力バイアス電流 ± 1.5nA
- 入出力フルスイング

アプリケーション

- ガス解析装置
- 測光計器
- 医療用測定機器

代表的な性能特性



LMP® はナショナル セミコンダクターの登録商標です。

絶対最大定格 (Note 1)

本データシートには軍用・航空宇宙用の規格は記載されていません。
関連する電気的信頼性試験方法の規格を参照ください。

ESD 耐圧 (Note 2)

人体モデル	
入力ピン	2000V
入力ピン以外	2000V
マシン・モデル	200V
帯電モデル	1000V
V_{IN} 差動電圧	$\pm 2V$
電源電圧 ($V_S = V^+ - V^-$)	6.0V
保存周囲温度範囲	$- 65^\circ C \sim 150^\circ C$

接合部温度 (Note 3)

+150 °C (max)

ハンダ付け情報

赤外線または対流方式 (20 秒)	235 °C
流動ハンダ付けリード温度 (10 秒)	260 °C

動作定格 (Note 1)

周囲温度範囲	$- 40^\circ C \sim 125^\circ C$
電源電圧 ($V_S = V^+ - V^-$)	1.8V ~ 5.5V
パッケージ熱抵抗 (θ_{JA})	
5 ピン SOT-23	265 °C /W
8 ピン SOIC	190 °C /W

2.5V 電気的特性 (Note 4)

特記のない限り、すべてのリミット値は $T_A = 25^\circ C$ 、 $V^+ = 2.5V$ 、 $V^- = 0V$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10k\Omega \sim V^+ / 2$ で保証されます。**太字**のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
V_{OS}	Input Offset Voltage (Note 7)	$V_{CM} = 2.0V$		± 9	± 500 ± 600	μV
		$V_{CM} = 0.5V$		± 9	± 500 ± 600	
TCV_{OS}	Input Offset Voltage Temperature Drift	$V_{CM} = 2.0V$		± 0.5	± 5.5	$\mu V / ^\circ C$
		$V_{CM} = 0.5V$		± 0.2	± 5.5	
I_B	Input Bias Current	$V_{CM} = 2.0V$		± 1	± 30 ± 45	nA
		$V_{CM} = 0.5V$		± 12	± 50 ± 75	
I_{OS}	Input Offset Current	$V_{CM} = 2.0V$		± 1	± 50 ± 75	nA
		$V_{CM} = 0.5V$		± 11	± 60 ± 80	
TCI_{OS}	Input Offset Current Drift	$V_{CM} = 0.5V$ and $V_{CM} = 2.0V$		0.0474		nA/°C
CMRR	Common Mode Rejection Ratio	$0.15V \leq V_{CM} \leq 0.7V$	101	120		dB
		$0.23V \leq V_{CM} \leq 0.7V$	89			
		$1.5V \leq V_{CM} \leq 2.35V$	105	129		
		$1.5V \leq V_{CM} \leq 2.27V$	99			
PSRR	Power Supply Rejection Ratio	$2.5V \leq V^+ \leq 5V$	111	129		dB
		$1.8V \leq V^+ \leq 5.5V$	105			
CMVR	Common Mode Voltage Range	Large Signal CMRR ≥ 80 dB	0		2.5	V
A_{VOL}	Open Loop Voltage Gain	$R_L = 10 k\Omega$ to $V^+ / 2$	112	130		dB
		$V_{OUT} = 0.5V$ to $2.0V$	104			
		$R_L = 2 k\Omega$ to $V^+ / 2$	109	119		
		$V_{OUT} = 0.5V$ to $2.0V$	90			

2.5V 電氣的特性 (Note 4)(つづき)

特記のない限り、すべてのリミット値は $T_A = 25^\circ\text{C}$ 、 $V^+ = 2.5\text{V}$ 、 $V^- = 0\text{V}$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10\text{k}\Omega \sim V^+ / 2$ で保証されます。太字のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
V_{OUT}	Output Voltage Swing High	$R_L = 10\text{ k}\Omega$ to $V^+/2$		4	50 75	mV from either rail
		$R_L = 2\text{ k}\Omega$ to $V^+/2$		13	50 75	
	Output Voltage Swing Low	$R_L = 10\text{ k}\Omega$ to $V^+/2$		6	50 75	
		$R_L = 2\text{ k}\Omega$ to $V^+/2$		9	50 75	
I_{OUT}	Output Current	Sourcing, $V_{OUT} = V^+/2$ $V_{IN}(\text{diff}) = 100\text{ mV}$	22 12	31		mA
		Sinking, $V_{OUT} = V^+/2$ $V_{IN}(\text{diff}) = -100\text{ mV}$	15 10	44		
I_S	Supply Current (Per Channel)	$V_{CM} = 2.0\text{V}$		2.0	2.7 3.4	mA
		$V_{CM} = 0.5\text{V}$		2.3	3.1 3.9	
SR	Slew Rate	$A_V = +1$, $C_L = 10\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$, $V_O = 2 V_{PP}$		2.4		V/ μs
GBW	Gain Bandwidth	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		21		MHz
G_M	Gain Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		14		dB
Φ_M	Phase Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		60		deg
R_{IN}	Input Resistance	Differential Mode		38		k Ω
		Common Mode		151		M Ω
THD+N	Total Harmonic Distortion + Noise	$A_V = 1$, $f = 1\text{ kHz}$, Amplitude = 1V		0.002		%
e_n	Input Referred Voltage Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 2.0\text{V}$		3		nV/ $\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		3		
	Input Voltage Noise	0.1 Hz to 10 Hz		75		nV $_{PP}$
i_n	Input Referred Current Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 2.0\text{V}$		1.1		pA/ $\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		2.3		

3.3V 電氣的特性 (Note 4)

特記のない限り、すべてのリミット値は $T_A = 25^\circ\text{C}$ 、 $V^+ = 3.3\text{V}$ 、 $V^- = 0\text{V}$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10\text{k}\Omega \sim V^+ / 2$ で保証されます。太字のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
V_{OS}	Input Offset Voltage (Note 7)	$V_{CM} = 2.5\text{V}$		± 6	± 500 ± 600	μV
		$V_{CM} = 0.5\text{V}$		± 6	± 500 ± 600	
TCV_{OS}	Input Offset Voltage Temperature Drift	$V_{CM} = 2.5\text{V}$		± 0.5	± 5.5	$\mu\text{V}/^\circ\text{C}$
		$V_{CM} = 0.5\text{V}$		± 0.2	± 5.5	
I_B	Input Bias Current	$V_{CM} = 2.5\text{V}$		± 1.5	± 30 ± 45	nA
		$V_{CM} = 0.5\text{V}$		± 13	± 50 ± 77	
I_{OS}	Input Offset Current	$V_{CM} = 2.5\text{V}$		± 1	± 50 ± 70	nA
		$V_{CM} = 0.5\text{V}$		± 11	± 60 ± 80	

3.3V 電気的特性 (Note 4)(つづき)

特記のない限り、すべてのリミット値は $T_A = 25^\circ\text{C}$ 、 $V^+ = 3.3\text{V}$ 、 $V^- = 0\text{V}$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10\text{k}\Omega \sim V^+ / 2$ で保証されます。太字のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
TC_{IOS}	Input Offset Current Drift	$V_{CM} = 0.5\text{V}$ and $V_{CM} = 2.5\text{V}$		0.048		nA/°C
$CMRR$	Common Mode Rejection Ratio	$0.15\text{V} \leq V_{CM} \leq 0.7\text{V}$	101	120		dB
		$0.23\text{V} \leq V_{CM} \leq 0.7\text{V}$				
		$1.5\text{V} \leq V_{CM} \leq 3.15\text{V}$	105	130		
		$1.5\text{V} \leq V_{CM} \leq 3.07\text{V}$	99			
$PSRR$	Power Supply Rejection Ratio	$2.5\text{V} \leq V^+ \leq 5.0\text{V}$	111	129		dB
		$1.8\text{V} \leq V^+ \leq 5.5\text{V}$		117		
$CMVR$	Common Mode Voltage Range	Large Signal $CMRR \geq 80\text{ dB}$	0		3.3	V
A_{VOL}	Open Loop Voltage Gain	$R_L = 10\text{ k}\Omega$ to $V^+/2$ $V_{OUT} = 0.5\text{V}$ to 2.8V	112	130		dB
		$R_L = 2\text{ k}\Omega$ to $V^+/2$ $V_{OUT} = 0.5\text{V}$ to 2.8V	110	119		
V_{OUT}	Output Voltage Swing High	$R_L = 10\text{ k}\Omega$ to $V^+/2$		5	50 75	mV from either rail
		$R_L = 2\text{ k}\Omega$ to $V^+/2$		14	50 75	
	Output Voltage Swing Low	$R_L = 10\text{ k}\Omega$ to $V^+/2$		9	50 75	
		$R_L = 2\text{ k}\Omega$ to $V^+/2$		13	50 75	
I_{OUT}	Output Current	Sourcing, $V_{OUT} = V^+/2$ V_{IN} (diff) = 100 mV	28 22	45		mA
		Sinking, $V_{OUT} = V^+/2$ V_{IN} (diff) = -100 mV	25 20	48		
I_S	Supply Current (Per Channel)	$V_{CM} = 2.5\text{V}$		2.1	2.8 3.5	mA
		$V_{CM} = 0.5\text{V}$		2.4	3.2 4.0	
SR	Slew Rate	$A_V = +1$, $C_L = 10\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$, $V_{OUT} = 2 V_{PP}$		2.4		V/ μs
GBW	Gain Bandwidth	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		22		MHz
G_M	Gain Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		14		dB
Φ_M	Phase Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		62		deg
R_{IN}	Input Resistance	Differential Mode		38		k Ω
		Common Mode		151		M Ω
$THD+N$	Total Harmonic Distortion + Noise	$A_V = 1$, $f = 1\text{ kHz}$, Amplitude = 1V,		0.002		%
e_n	Input Referred Voltage Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 2.5\text{V}$		2.9		nV/ $\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		2.9		
	Input Voltage Noise	0.1 Hz to 10 Hz		65		nV $_{PP}$
i_n	Input Referred Current Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 2.5\text{V}$		1.1		pA/ $\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		2.1		

5V 電気的特性 (Note 4)

特記のない限り、すべてのリミット値は $T_A = 25^\circ\text{C}$ 、 $V^+ = 5\text{V}$ 、 $V^- = 0\text{V}$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10\text{k}\Omega \sim V^+ / 2$ で保証されます。太字のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
V_{OS}	Input Offset Voltage (Note 7)	$V_{CM} = 4.5\text{V}$		± 6	± 500 ± 600	μV
		$V_{CM} = 0.5\text{V}$		± 6	± 500 ± 600	
TCV_{OS}	Input Offset Voltage Temperature Drift	$V_{CM} = 4.5\text{V}$		± 0.5	± 5.5	$\mu\text{V}/^\circ\text{C}$
		$V_{CM} = 0.5\text{V}$		± 0.2	± 5.5	
I_B	Input Bias Current	$V_{CM} = 4.5\text{V}$		± 1.5	± 30 ± 50	nA
		$V_{CM} = 0.5\text{V}$		± 14	± 50 ± 85	
I_{OS}	Input Offset Current	$V_{CM} = 4.5\text{V}$		± 1	± 50 ± 70	nA
		$V_{CM} = 0.5\text{V}$		± 11	± 65 ± 80	
TCI_{OS}	Input Offset Current Drift	$V_{CM} = 0.5\text{V}$ and $V_{CM} = 4.5\text{V}$		0.0482		nA/ $^\circ\text{C}$
CMRR	Common Mode Rejection Ratio	$0.15\text{V} \leq V_{CM} \leq 0.7\text{V}$	101	120		dB
		$0.23\text{V} \leq V_{CM} \leq 0.7\text{V}$	89			
		$1.5\text{V} \leq V_{CM} \leq 4.85\text{V}$	105	130		
		$1.5\text{V} \leq V_{CM} \leq 4.77\text{V}$	99			
PSRR	Power Supply Rejection Ratio	$2.5\text{V} \leq V^+ \leq 5\text{V}$	111 105	129		dB
		$1.8\text{V} \leq V^+ \leq 5.5\text{V}$		117		
CMVR	Common Mode Voltage Range	Large Signal CMRR ≥ 80 dB	0		5	V
A_{VOL}	Open Loop Voltage Gain	$R_L = 10\text{k}\Omega$ to $V^+/2$ $V_{OUT} = 0.5\text{V}$ to 4.5V	112 104	130		dB
		$R_L = 2\text{k}\Omega$ to $V^+/2$ $V_{OUT} = 0.5\text{V}$ to 4.5V	110 94	119		
V_{OUT}	Output Voltage Swing High	$R_L = 10\text{k}\Omega$ to $V^+/2$		8	50 75	mV from either rail
		$R_L = 2\text{k}\Omega$ to $V^+/2$		24	50 75	
	Output Voltage Swing Low	$R_L = 10\text{k}\Omega$ to $V^+/2$		9	50 75	
		$R_L = 2\text{k}\Omega$ to $V^+/2$		23	50 75	
I_{OUT}	Output Current	Sourcing, $V_{OUT} = V^+/2$ $V_{IN}(\text{diff}) = 100\text{mV}$	33 27	47		mA
		Sinking, $V_{OUT} = V^+/2$ $V_{IN}(\text{diff}) = -100\text{mV}$	30 25	49		
I_S	Supply Current (Per Channel)	$V_{CM} = 4.5\text{V}$		2.2	3.0 3.7	mA
		$V_{CM} = 0.5\text{V}$		2.5	3.4 4.2	
SR	Slew Rate	$A_V = +1$, $C_L = 10\text{pF}$, $R_L = 10\text{k}\Omega$ to $V^+/2$, $V_{OUT} = 2V_{PP}$		2.4		V/ μs
GBW	Gain Bandwidth	$C_L = 20\text{pF}$, $R_L = 10\text{k}\Omega$ to $V^+/2$		22		MHz

5V 電気的特性 (Note 4)(つづき)

特記のない限り、すべてのリミット値は $T_A = 25^\circ\text{C}$ 、 $V^+ = 5\text{V}$ 、 $V^- = 0\text{V}$ 、 $V_{CM} = V^+ / 2$ 、 $R_L > 10\text{k}\Omega \sim V^+ / 2$ で保証されます。太字のリミット値は、全動作温度範囲に対して適用されます。

Symbol	Parameter	Conditions	Min (Note 6)	Typ (Note 5)	Max (Note 6)	Units
G_M	Gain Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		12		dB
Φ_M	Phase Margin	$C_L = 20\text{ pF}$, $R_L = 10\text{ k}\Omega$ to $V^+/2$		65		deg
R_{IN}	Input Resistance	Differential Mode		38		k Ω
		Common Mode		151		M Ω
THD+N	Total Harmonic Distortion + Noise	$A_V = 1$, $f = 1\text{ kHz}$, Amplitude = 1V		0.001		%
e_n	Input Referred Voltage Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 4.5\text{V}$		2.9		nV/ $\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		2.9		
	Input Voltage Noise	0.1 Hz to 10 Hz		78		nV $_{PP}$
i_n	Input Referred Current Noise Density	$f = 1\text{ kHz}$, $V_{CM} = 4.5\text{V}$		1.1		$\mu\text{A}/\sqrt{\text{Hz}}$
		$f = 1\text{ kHz}$, $V_{CM} = 0.5\text{V}$		2.2		

Note 1: 絶対最大定格とは、デバイスに破壊が発生する可能性のあるリミット値をいいます。動作定格とはデバイスが機能する条件を示しますが、特定の性能リミット値を保証するものではありません。保証されている仕様およびその試験条件については、「電気的特性」の表を参照してください。

Note 2: 人体モデル適用規格 MIL-STD-883、Method 3015.7 マシン・モデル適用規格 JESD22-A115-A (ESD MM std. of JEDEC) 電場 (界) 誘導帯電モデル適用規格 JESD22-C101-C (ESD FICDM std. of JEDEC)

Note 3: 最大消費電力は、 $T_{J(MAX)}$ 、 θ_{JA} の関数として求めることができます。任意の周囲温度での最大許容電力損失は、 $P_D = (T_{J(MAX)} - T_A) / \theta_{JA}$ です。すべての数値は、プリント基板に直接ハンダ付けしたパッケージを対象とします。

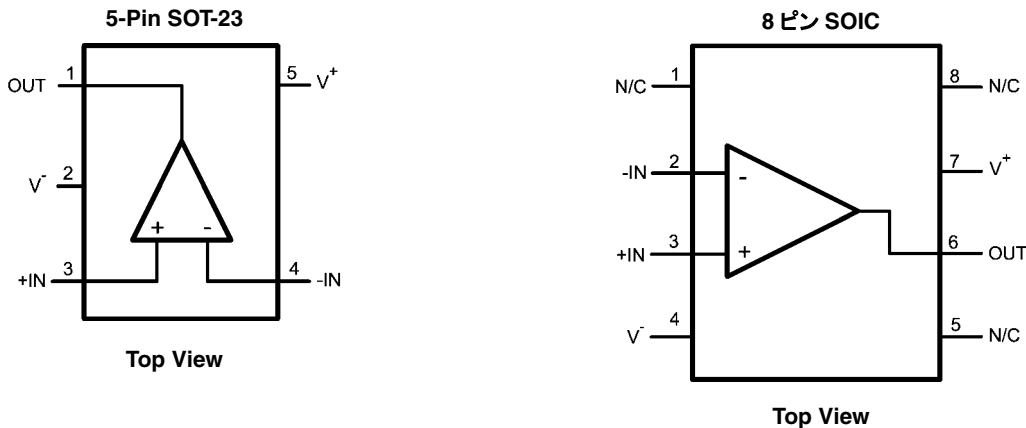
Note 4: 「電気的特性」の値は、記載温度の工場出荷試験条件にのみ適用されます。工場試験条件で生じる自己発熱は、 $T_J = T_A$ となる程度にきわめてわずかです。「電気的特性」には、自己発熱により $T_J > T_A$ となる条件下で保証されるパラメータ性能値は記載されていません。絶対最大定格に記載されている接合部温度上限を超えるとデバイスに物理的または電気的な恒久的損傷を与えるおそれがあります。

Note 5: 代表 (typ) 値は特性評価時におけるパラメータの標準値 (norm) を表します。実際の代表値は、経時的に変化するとともに、アプリケーションや構成にも依存します。この代表値はテストされた値ではなく、出荷済みの製品材料に対する保証値ではありません。

Note 6: すべてのリミット値は、試験、統計分析、または設計のいずれかにより保証されています。

Note 7: 周囲温度製品テストは、 $25^\circ\text{C} \pm 3^\circ\text{C}$ で実行されています。

ピン配置図



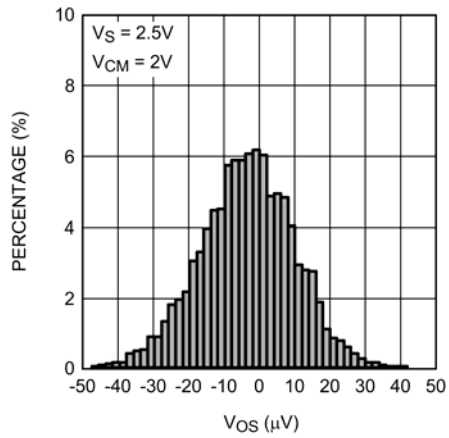
製品情報

Package	Part Number	Package Marking	Transport Media	NSC Drawing
5-Pin SOT-23	LMP7731MF	AY3A	1k Units Tape and Reel	MF05A
	LMP7731MFE		250 Units Tape and Reel	
	LMP7731MFX		3k Units Tape and Reel	
8-Pin SOIC	LMP7731MA	LMP7731MA	95 Units/Rail	M08A
	LMP7731MAX		2.5k Tape and Reel	

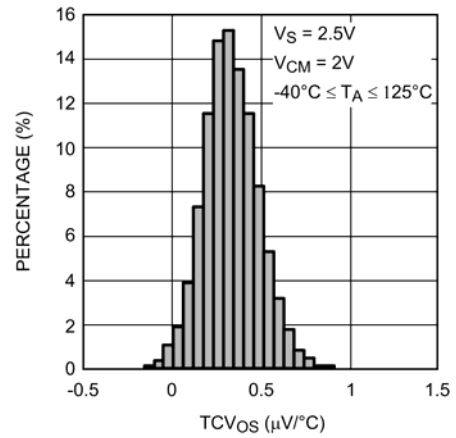
代表的な性能特性

特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。

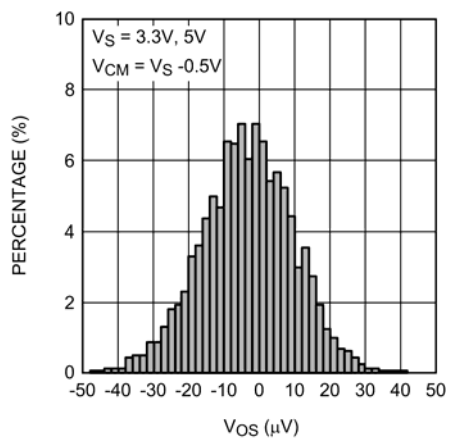
Offset Voltage Distribution



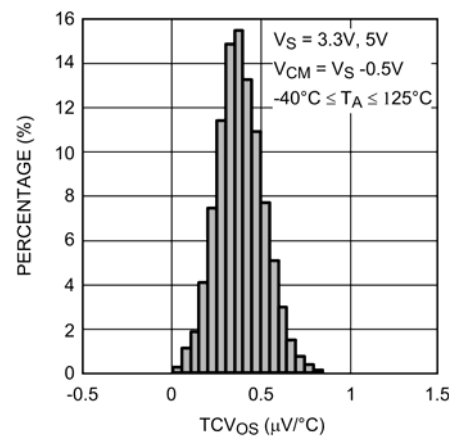
TCV_{OS} Distribution



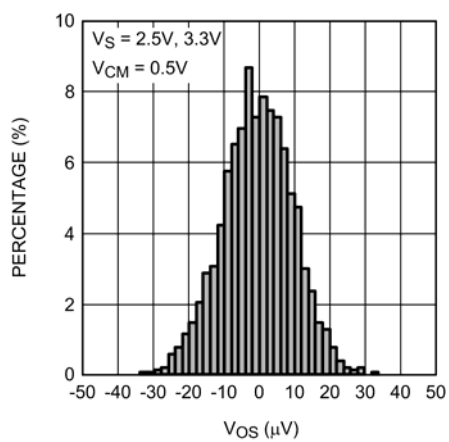
Offset Voltage Distribution



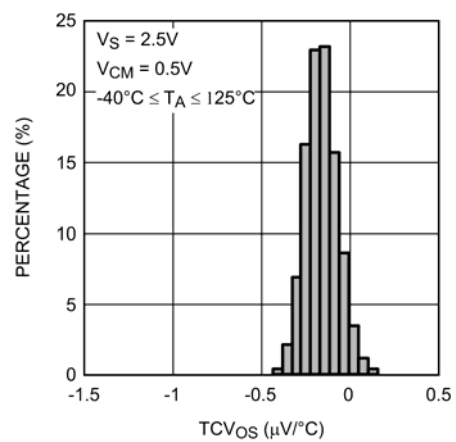
TCV_{OS} Distribution



Offset Voltage Distribution

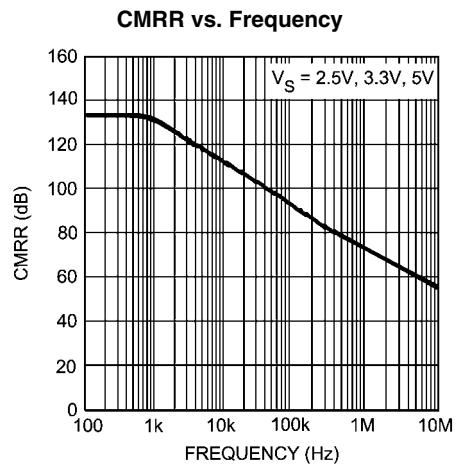
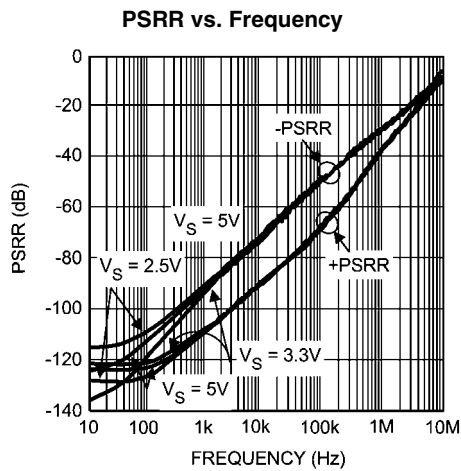
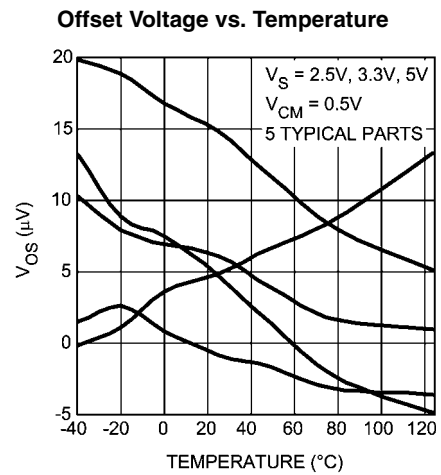
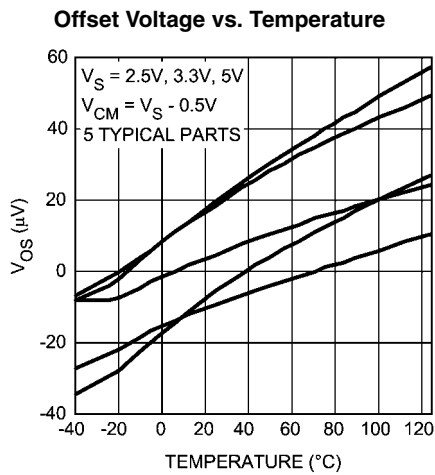
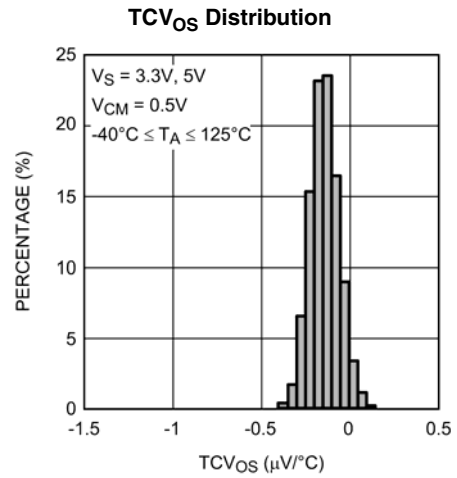
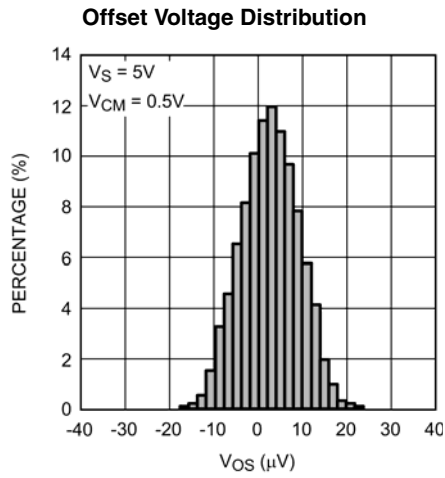


TCV_{OS} Distribution



代表的な性能特性 (つづき)

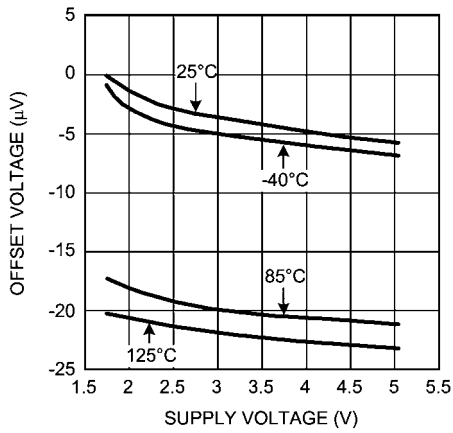
特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。



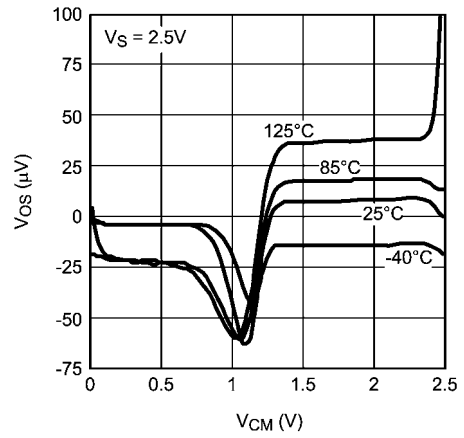
代表的な性能特性 (つづき)

特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。

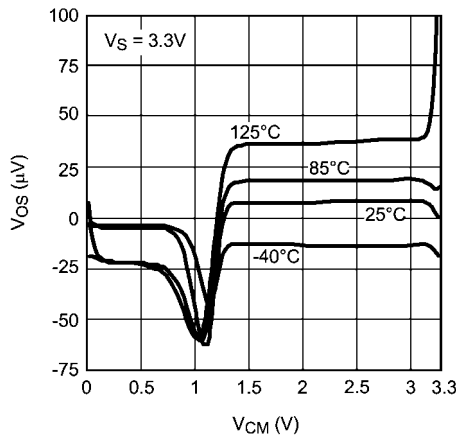
Offset Voltage vs. Supply Voltage



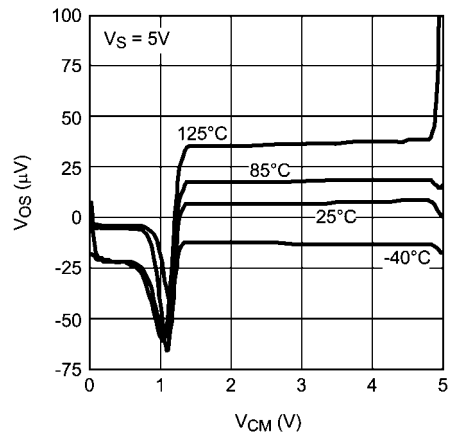
Offset Voltage vs. V_{CM}



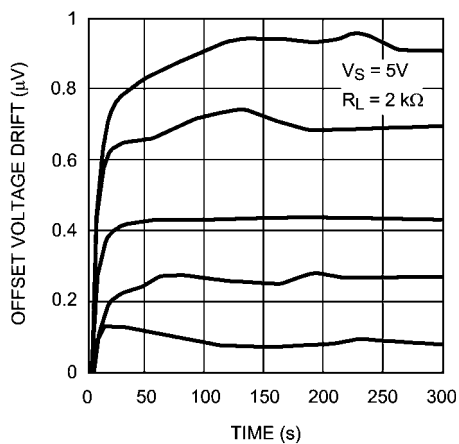
Offset Voltage vs. V_{CM}



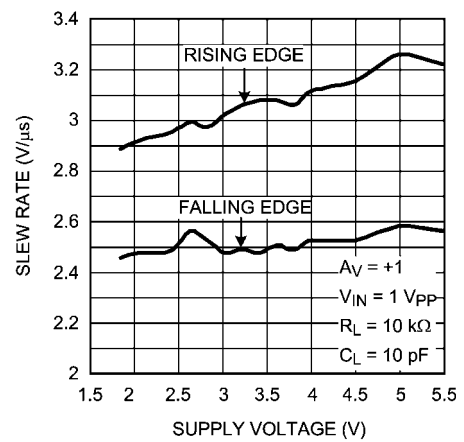
Offset Voltage vs. V_{CM}



Input Offset Voltage Time Drift



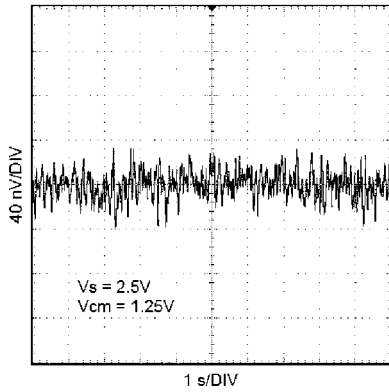
Slew Rate vs. Supply Voltage



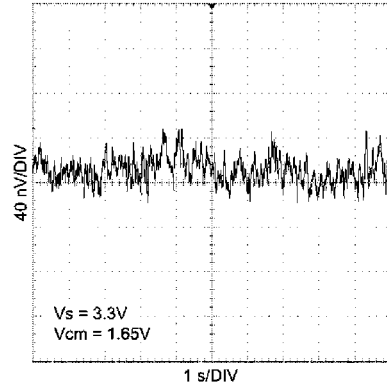
代表的な性能特性 (つづき)

特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。

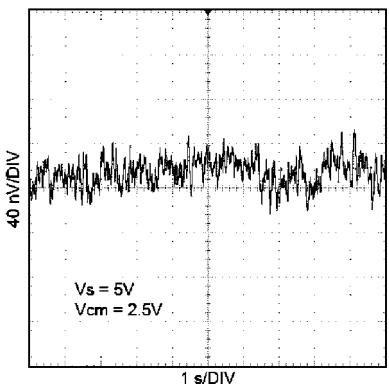
Time Domain Voltage Noise



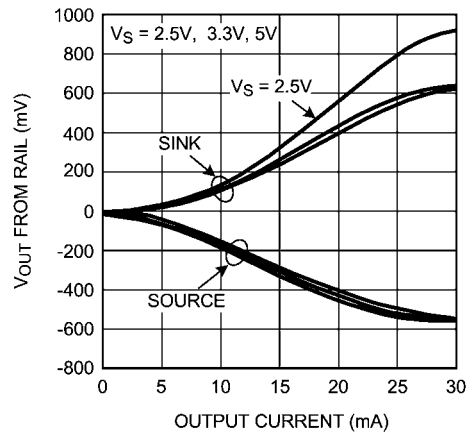
Time Domain Voltage Noise



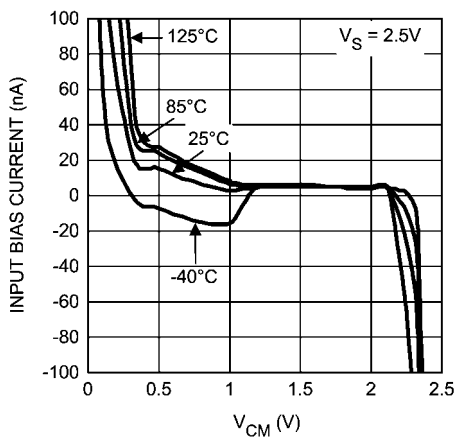
Time Domain Voltage Noise



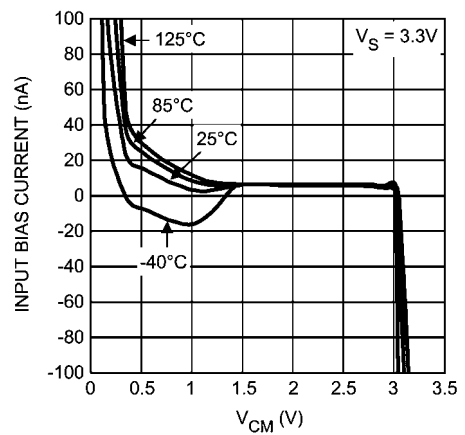
Output Voltage vs. Output Current



Input Bias Current vs. V_{CM}

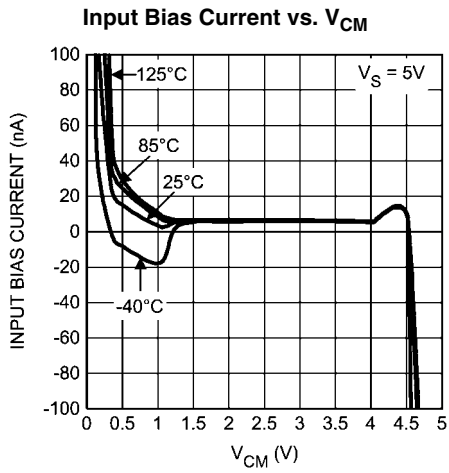


Input Bias Current vs. V_{CM}

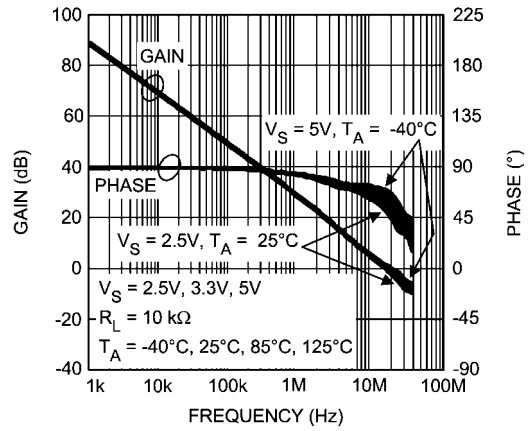


代表的な性能特性 (つづき)

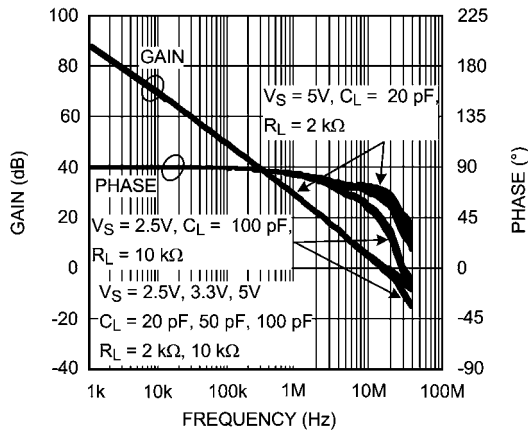
特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。



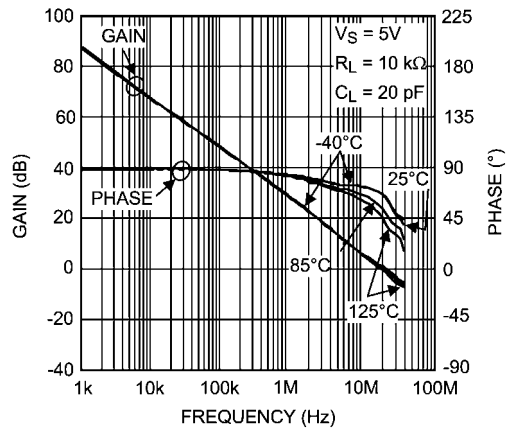
Open Loop Frequency Response Over Temperature



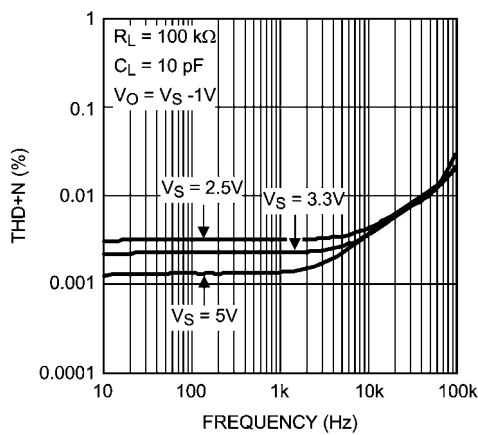
Open Loop Frequency Response



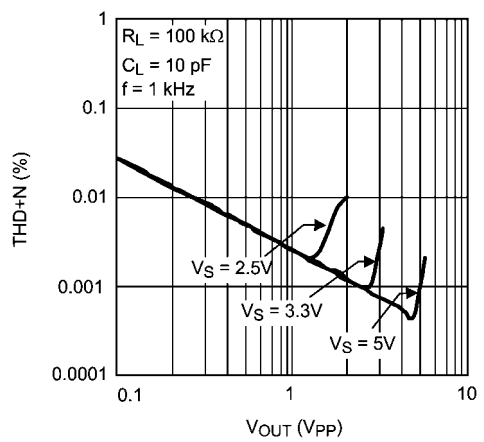
Open Loop Frequency Response



THD+N vs. Frequency



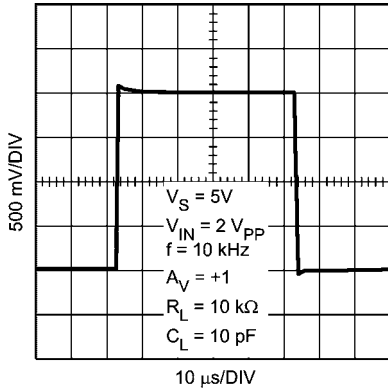
THD+N vs. Output Voltage



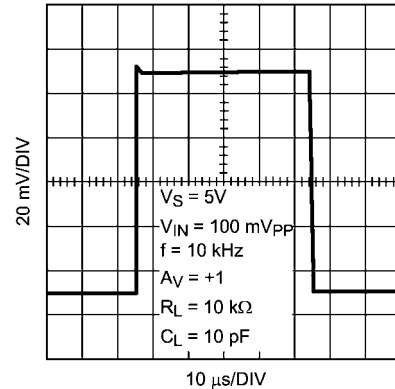
代表的な性能特性 (つづき)

特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。

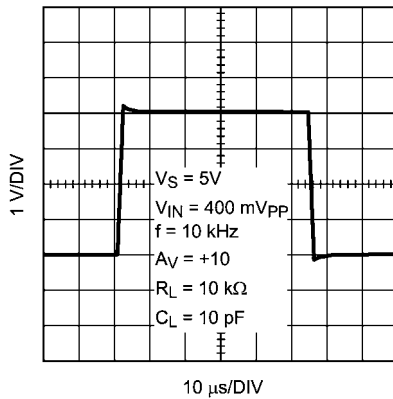
Large Signal Step Response



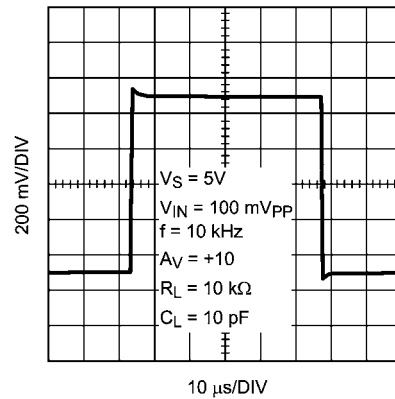
Small Signal Step Response



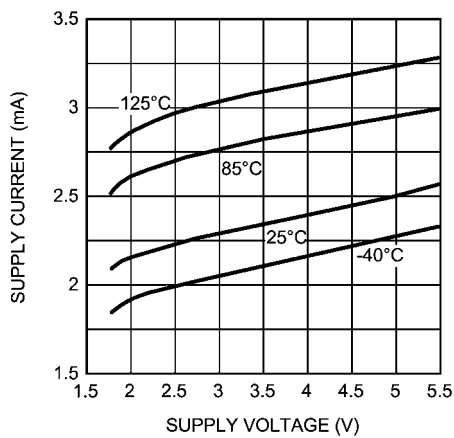
Large Signal Step Response



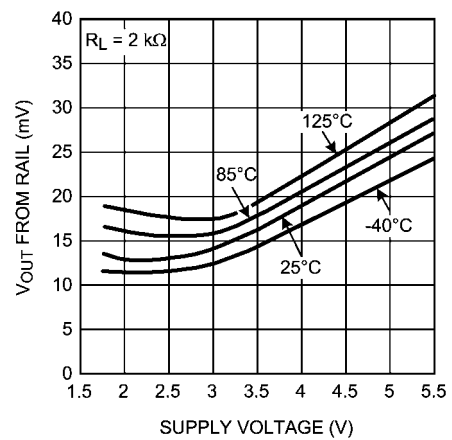
Small Signal Step Response



Supply Current vs. Supply Voltage



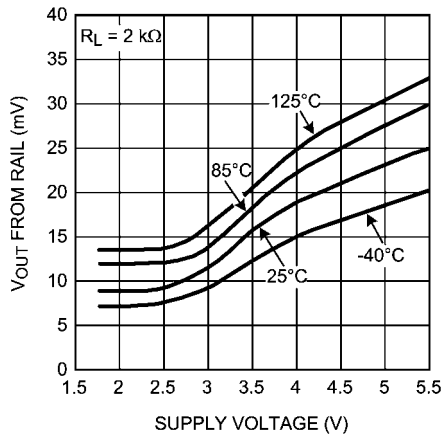
Output Swing High vs. Supply Voltage



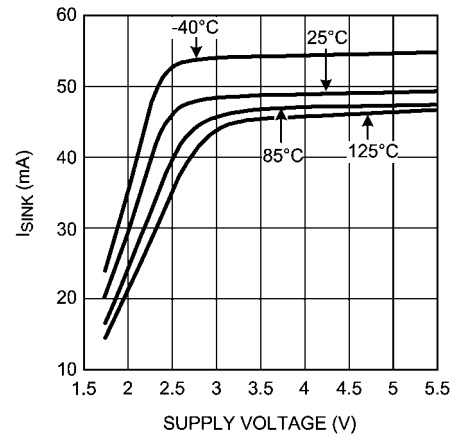
代表的な性能特性 (つづき)

特記のない限り、各値は次のとおりです。 $T_A = 25^\circ\text{C}$ 、 $R_L > 10\text{k}\Omega$ 、 $V_{CM} = V_S/2$ 。

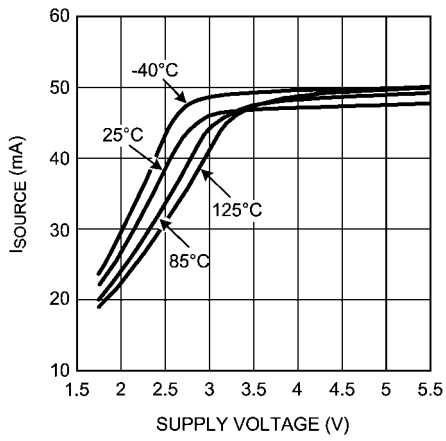
Output Swing Low vs. Supply Voltage



Sinking Current vs. Supply Voltage



Sourcing Current vs. Supply Voltage



アプリケーション情報

LMP7731

LMP7731 は、シングル低ノイズ、入出力フルスイング、低電圧を特長とするアンプです。

1/f コーナーが 3Hz の、わずか 2.9nV/√Hz の低入力電圧ノイズにより、LMP7731 は DC の精度が重要であるセンサ・アプリケーションに最適です。

LMP7731 は、22MHz の高ゲイン帯域幅を備えています。この広い帯域幅により、より高いゲイン設定でアンプを使用しながら、アプリケーションのために十分使用可能な帯域幅を維持できます。この特性は、1つの段でより大きなゲインを可能にし、その結果 SN 比が増加するので、出力電圧範囲がきわめて限られたセンサを使用しなければならないシステム設計者にとって特に便利です。

LMP7731 の入力段には、独自に開発された入力バイアスの打ち消し回路が備わっています。このため、LMP7731 はバイポーラ入力段でのバイアス電流は約 1.5nA にすぎません。この低入力バイアス電流と、バイポーラ入力段に固有の低い入力電圧ノイズのために、LMP7731 は高精度なアプリケーションに最適です。低入力バイアス電流と低入力電圧ノイズの組み合わせにより、比類のない精度と高いシグナル・インテグリティ (信号品質) が達成されます。

ナショナル セミコンダクターは高精度アンプと高精度アンプが担うマーケット・セグメントに全力を傾注しています。高精度アプリケーションや誤差配分が制限されたアプリケーションに応えるため、技術サポートや幅広い特性データを提供しています。

LMP7731 は実装面積の小さい 5 ピン SOT-23 と 8 ピン SOIC パッケージで提供されます。これらの小型パッケージは、面積の制約を受ける PC 基板および携帯エレクトロニクス機器向けの理想的ソリューションです。

入力バイアス電流の打ち消し

LMP7731 の入力段には、独自に開発された入力バイアス電流の打ち消し回路が備わっています。

LMP7731 は入力フルスイングに対応しています。これは、2つの入力段を並列に配置することにより実現できます。両方の入

力段の回路は互いに対称なので、Figure 1 には 1つの入力段のみ示します。

Figure 1 は、コモンモード電圧が一方のエンドポイントに近づくと、電流 I_1 が大きく増加することを示します。この増加した電流は、抵抗 R_1 両端間の電圧降下の増加として現れ、アンプの IN^+ 上の $I_1 \times R_1$ に等しい値です。この電圧は、アンプのオフセット電圧に影響します。コモンモード電圧が範囲の中ほどにあるとき、トランジスタは線形領域で動作し、 I_1 は十分小さな値です。 I_1 による R_1 両端間の電圧降下は、大きさがアンプの入力オフセット電圧より小さなオーダーなので無視できます。

コモンモード電圧がレールの 1つに近づくと、 I_1 に起因するオフセット電圧が増加し、アンプのオフセット電圧に匹敵するほどになります。

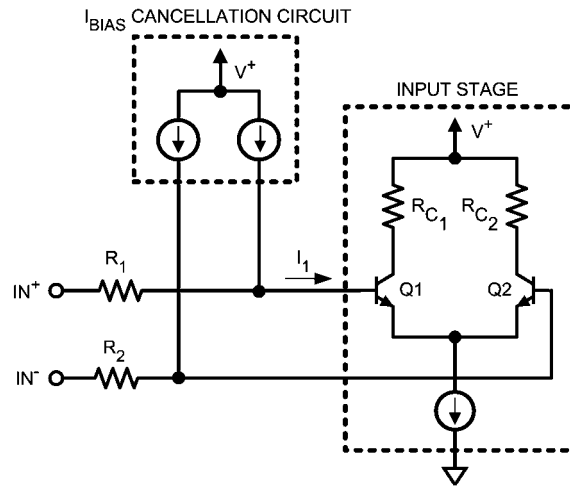


FIGURE 1. Input Bias Current Cancellation

入力電圧ノイズの測定

LMP7731 の入力電圧ノイズはきわめて低い値です。LMP7731 のピーク・ツー・ピーク入力電圧ノイズは、Figure 2 に示すようなテスト回路を使って測定できます。

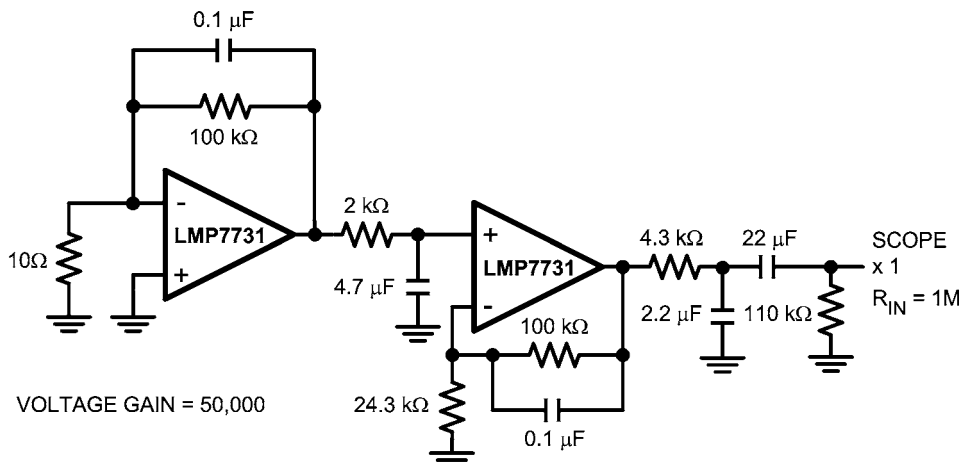


FIGURE 2. 0.1 Hz to 10 Hz Noise Test Circuit

0.1Hz コーナーでのこのノイズ・テスト回路の周波数応答は、1つのゼロだけで定義されます。この構成を使った 0.1Hz ~ 10Hz のノイズ測定のテスト時間は、10 秒を超えてはいけません。こ

の時間制限が追加のゼロとして働き、0.1Hz 以下の周波数からのノイズの影響を削減または除去するからです。

Figure 3 は、Figure 2 で示す回路を使って測定した LMP7731 の代表的なピーク・ツー・ピーク・ノイズを示します。

アプリケーション情報 (つづき)

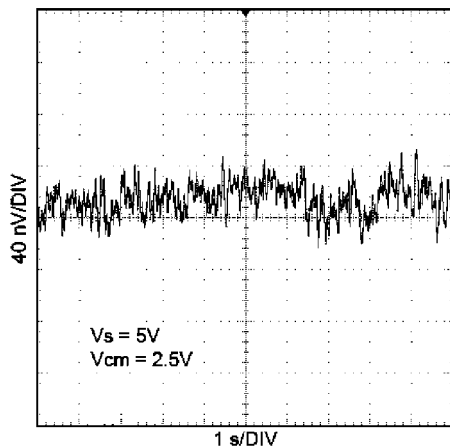


FIGURE 3. 0.1 Hz to 10 Hz Input Voltage Noise

LMP7731 のきわめて低いピーク・ツー・ピーク・ノイズ特性の測定には、特別な注意が必要です。正確な結果を得るために、デバイスを少なくとも 5 分間ウォーミングアップする必要があります。これは、オペアンプの入力オフセット電圧を特定の値にセトリングするために行います。このウォーミングアップ中に、チップの温度が約 30 °C 上昇するため、オフセットは一般に数 μV だけ変化します。このウォーミングアップ時間も含めて 10 秒間の測定を選択した場合、この温度変化は測定されたノイズとして現れる場合があります。Figure 4 は、LMP7731 の典型的な 5 つのデバイスのスタートアップ・ドリフトを示します。

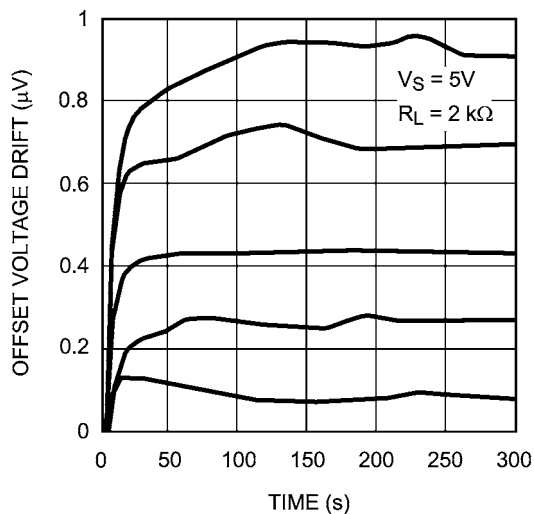


FIGURE 4. Start-Up Input Offset Voltage Drift

ピーク・ツー・ピーク・ノイズ測定の間、LMP7731 は遮へいする必要があります。遮へいにより、空気の流れによるオフセットの変動を防ぎます。空気の流れによりオフセットは数 nV の値で変動し、入力電圧ノイズの測定はこれと同じ範囲で不正確になる可能性があります。同様の理由で、テスト場所近くでの突然の振動も制限する必要があります。この振動によるフィードスルーにより、ノイズの測定値が増加し、その結果測定が無効になる可能性があります。

入力間ダイオード

Figure 5 に示すように、LMP7731 には入力ピンの間に逆並列ダイオードが取り付けられています。これらのダイオードはアンプの入力段を保護するためのものです。同時に、これらのダイオードは、入力ピンで許容される差動入力電圧の大きさを制限します。差動信号がダイオードをオンにするために必要な電圧より大きい場合、ダイオードが損傷を受ける可能性があります。入力ピン間の差動電圧を ± 3 個分のダイオード電圧降下までに制限するか、入力電流を $\pm 20\text{mA}$ までに抑える必要があります。

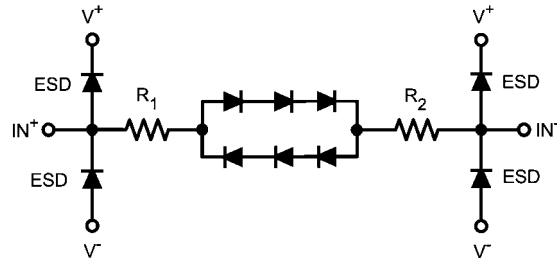


FIGURE 5. Anti-Parallel Diodes between Inputs

アプリケーション情報 (つづき)

ADC の駆動

A/D コンバータ (ADC) は、通常その入力上にサンプリング・コンデンサを備えています。ADC の入力にアンプの出力に直接接続されているときは、充電電流はアンプから ADC に流れます。この充電電流は瞬間的なグリッチを引き起こし、このセリングには多少時間がかかります。この影響を最小化する方法がいくつかあります。1 つは、サンプリング・レートが遅くする方法です。この方法では、アンプの出力を安定させるための十分な時間が得られます。スイッチ・コンデンサに起因するグリッチを最小化するための他の方法では、ADC の入力に外付けコンデンサを接続します。このコンデンサは、値が内部のスイッチング・コンデンサよりかなり大きいので、ADC のサンプリング・コンデンサを迅速かつスムーズに充電させるために必要な電荷を提供します。この大型コンデンサはアンプの出力にも負荷をかけるので、アンプの出力とこのコンデンサの間に絶縁抵抗が必要で、この絶縁抵抗 R_{ISO} は、アンプの出力から余分な負荷容量を分離し、またローパス・フィルタからも分離するので、ノイズの低減とアンチ・エイリアシングの両方の目的で設計できます。 R_{ISO} を用いたときの影響は、この抵抗の両端で電圧降下がいづらかあるために、信号振幅が減少することです。

Figure 6 (a) は、アンプに直接接続された ADC を示します。この設定でグリッチを最小化するために、遅いサンプリング・レートを使う必要があります。Figure 6 (b) は、グリッチを最小化するための R_{ISO} と外付けコンデンサを示します。

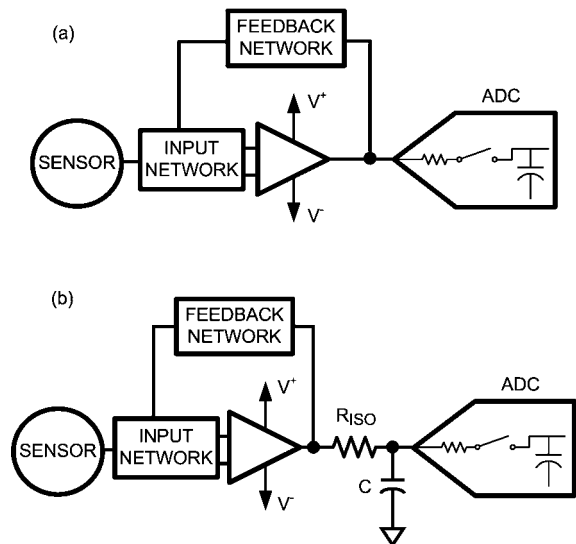
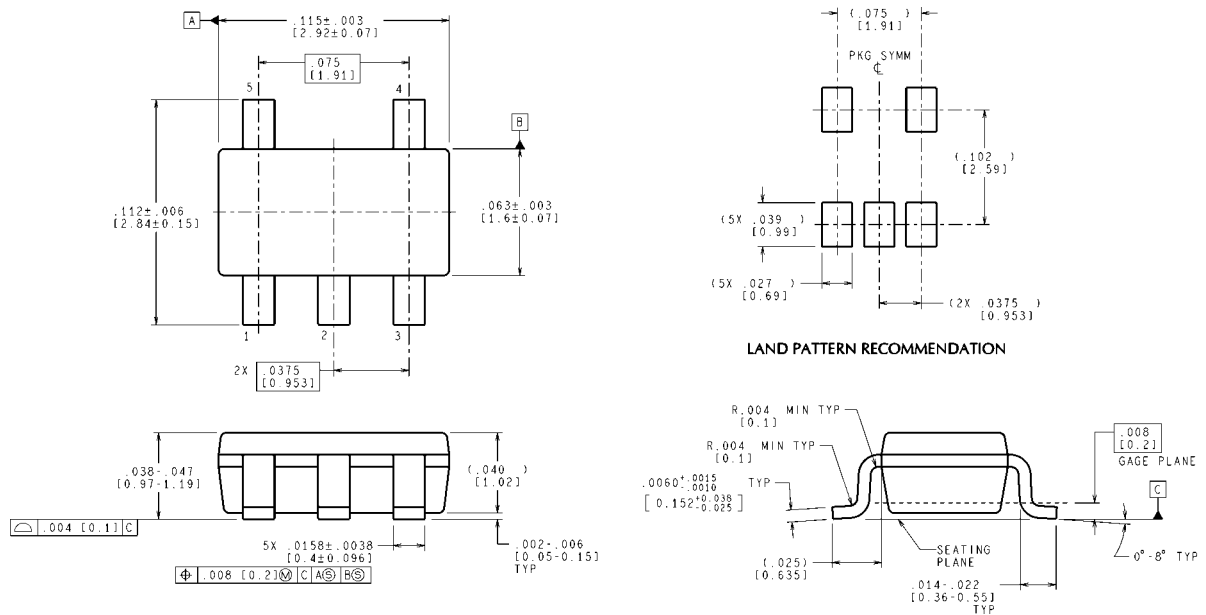


FIGURE 6. Driving an ADC

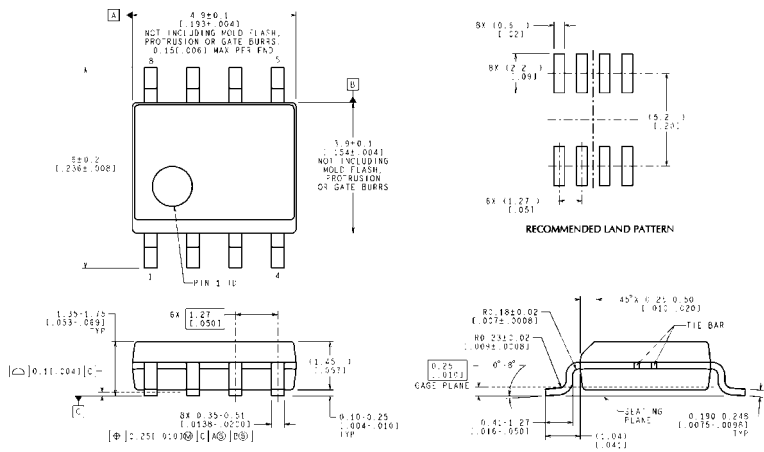
外形寸法図 特記のない限り inches (millimeters)



CONTROLLING DIMENSION IS INCH
VALUES IN [] ARE MILLIMETERS
DIMENSIONS IN () FOR REFERENCE ONLY

MF05A (Rev D)

5-Pin SOT-23
NS Package Number MF05A



CONTROLLING DIMENSION IS MILLIMETER
VALUES IN [] ARE INCHES
DIMENSIONS IN () FOR REFERENCE ONLY

M08A (Rev M)

8-Pin SOIC
NS Package Number M08A

このドキュメントの内容はナショナル セミコンダクター社製品の関連情報として提供されます。ナショナル セミコンダクター社は、この発行物の内容の正確性または完全性について、いかなる表明または保証もいたしません。また、仕様と製品説明を予告なく変更する権利を有します。このドキュメントはいかなる知的財産権に対するライセンスも、明示的、黙示的、禁反言による惹起、またはその他を問わず、付与するものではありません。

試験や品質管理は、ナショナル セミコンダクター社が自社の製品保証を維持するために必要と考える範囲に用いられます。政府が課す要件によって指定される場合を除き、各製品のすべてのパラメータの試験を必ずしも実施するわけではありません。ナショナル セミコンダクター社は製品適用の援助や購入者の製品設計に対する義務を負いかねます。ナショナル セミコンダクター社の部品を使用した製品および製品適用の責任は購入者にあります。ナショナル セミコンダクター社の製品を用いたいかなる製品の使用または供給に先立ち、購入者は、適切な設計、試験、および動作上の安全手段を講じなければなりません。

それら製品の販売に関するナショナル セミコンダクター社との取引条件で規定される場合を除き、ナショナル セミコンダクター社は一切の義務を負わないものとし、また、ナショナル セミコンダクター社の製品の販売か使用、またはその両方に関連する特定目的への適合性、商品の機能性、ないしは特許、著作権、または他の知的財産権の侵害に関連した義務または保証を含むいかなる表明または黙示的保証も行いません。

生命維持装置への使用について

ナショナル セミコンダクター社の製品は、ナショナル セミコンダクター社の最高経営責任者 (CEO) および法務部門 (GENERAL COUNSEL) の事前の書面による承諾がない限り、生命維持装置または生命維持システム内のきわめて重要な部品に使用することは認められていません。

ここで、生命維持装置またはシステムとは (a) 体内に外科的に使用されることを意図されたもの、または (b) 生命を維持あるいは支持するものをいい、ラベルにより表示される使用方法に従って適切に使用された場合に、これの不具合が使用者に身体的障害を与えると予想されるものをいいます。重要な部品とは、生命維持にかかわる装置またはシステム内のすべての部品をいい、これの不具合が生命維持用の装置またはシステムの不具合の原因となりそれらの安全性や機能に影響を及ぼすことが予想されるものをいいます。

National Semiconductor とナショナル セミコンダクターのロゴはナショナル セミコンダクター コーポレーションの登録商標です。その他のブランドや製品名は各権利所有者の商標または登録商標です。

Copyright © 2011 National Semiconductor Corporation

製品の最新情報については www.national.com をご覧ください。

ナショナル セミコンダクター ジャパン株式会社

本社 / 〒 135-0042 東京都江東区木場 2-17-16 TEL.(03)5639-7300

技術資料 (日本語 / 英語) はホームページより入手可能です。

www.national.com/jpn/

ご注意

日本テキサス・インスツルメンツ株式会社（以下TIJといいます）及びTexas Instruments Incorporated（TIJの親会社、以下TIJないしTexas Instruments Incorporatedを総称してTIといいます）は、その製品及びサービスを任意に修正し、改善、改良、その他の変更をし、もしくは製品の製造中止またはサービスの提供を中止する権利を留保します。従いまして、お客様は、発注される前に、関連する最新の情報を取得して頂き、その情報が現在有効かつ完全なものであるかどうかをご確認下さい。全ての製品は、お客様とTIJとの間取引契約が締結されている場合は、当該契約条件に基づき、また当該取引契約が締結されていない場合は、ご注文の受諾の際に提示されるTIJの標準販売契約約款に従って販売されます。

TIは、そのハードウェア製品が、TIの標準保証条件に従い販売時の仕様に対応した性能を有していること、またはお客様とTIJとの間で合意された保証条件に従い合意された仕様に対応した性能を有していることを保証します。検査およびその他の品質管理技法は、TIが当該保証を支援するのに必要とみなす範囲で行なわれております。各デバイスの全てのパラメーターに関する固有の検査は、政府がそれ等の実行を義務づけている場合を除き、必ずしも行なわれておりません。

TIは、製品のアプリケーションに関する支援もしくはお客様の製品の設計について責任を負うことはありません。TI製部品を使用しているお客様の製品及びそのアプリケーションについての責任はお客様にあります。TI製部品を使用したお客様の製品及びアプリケーションについて想定される危険を最小のものとするため、適切な設計上および操作上の安全対策は、必ずお客様にてお取り下さい。

TIは、TIの製品もしくはサービスが使用されている組み合わせ、機械装置、もしくは方法に関連しているTIの特許権、著作権、回路配置利用権、その他のTIの知的財産権に基づいて何らかのライセンスを許諾するということは明示的にも黙示的にも保証も表明もしておりません。TIが第三者の製品もしくはサービスについて情報を提供することは、TIが当該製品もしくはサービスを使用することについてライセンスを与えるとか、保証もしくは是認するということを意味しません。そのような情報を使用するには第三者の特許その他の知的財産権に基づき当該第三者からライセンスを得なければならない場合もあり、またTIの特許その他の知的財産権に基づきTIからライセンスを得て頂かなければならない場合もあります。

TIのデータ・ブックもしくはデータ・シートの中にある情報を複製することは、その情報に一切の変更を加えること無く、かつその情報と結び付けられた全ての保証、条件、制限及び通知と共に複製がなされる限りにおいて許されるものとします。当該情報に変更を加えて複製することは不正で誤認を生じさせる行為です。TIは、そのような変更された情報や複製については何の義務も責任も負いません。

TIの製品もしくはサービスについてTIにより示された数値、特性、条件その他のパラメーターと異なる、あるいは、それを超えてなされた説明で当該TI製品もしくはサービスを再販売することは、当該TI製品もしくはサービスに対する全ての明示的保証、及び何らかの黙示的保証を無効にし、かつ不正で誤認を生じさせる行為です。TIは、そのような説明については何の義務も責任もありません。

TIは、TIの製品が、安全でないことが致命的となる用途ないしアプリケーション（例えば、生命維持装置のように、TI製品に不良があった場合に、その不良により相当な確率で死傷等の重篤な事故が発生するようなもの）に使用されることを認めておりません。但し、お客様とTIの双方の権限有る役員が書面でそのような使用について明確に合意した場合は除きます。たとえTIがアプリケーションに関連した情報やサポートを提供したとしても、お客様は、そのようなアプリケーションの安全面及び規制面から見た諸問題を解決するために必要とされる専門的知識及び技術を持ち、かつ、お客様の製品について、またTI製品をそのような安全でないことが致命的となる用途に使用することについて、お客様が全ての法的責任、規制を遵守する責任、及び安全に関する要求事項を満足させる責任を負っていることを認め、かつそのことに同意します。さらに、もし万一、TIの製品がそのような安全でないことが致命的となる用途に使用されたことによって損害が発生し、TIないしその代表者がその損害を賠償した場合は、お客様がTIないしその代表者にその全額の補償をするものとします。

TI製品は、軍事的用途もしくは宇宙航空アプリケーションないし軍事的環境、航空宇宙環境にて使用されるようには設計もされていませんし、使用されることを意図されてもありません。但し、当該TI製品が、軍需対応グレード品、若しくは「強化プラスチック」製品としてTIが特別に指定した製品である場合は除きます。TIが軍需対応グレード品として指定した製品のみが軍需品の仕様書に合致いたします。お客様は、TIが軍需対応グレード品として指定していない製品を、軍事的用途もしくは軍事的環境下で使用することは、もっぱらお客様の危険負担においてなされるということ、及び、お客様がもっぱら責任をもって、そのような使用に関して必要とされる全ての法的要求事項及び規制上の要求事項を満足させなければならないことを認め、かつ同意します。

TI製品は、自動車用アプリケーションないし自動車の環境において使用されるようには設計されていませんし、また使用されることを意図されてもありません。但し、TIがISO/TS 16949の要求事項を満たしていると特別に指定したTI製品は除きます。お客様は、お客様が当該TI指定品以外のTI製品を自動車用アプリケーションに使用しても、TIは当該要求事項を満たしていなかったことについて、いかなる責任も負わないことを認め、かつ同意します。

Copyright © 2011, Texas Instruments Incorporated
日本語版 日本テキサス・インスツルメンツ株式会社

弊社半導体製品の取り扱い・保管について

半導体製品は、取り扱い、保管・輸送環境、基板実装条件によっては、お客様での実装前後に破壊/劣化、または故障を起こすことがあります。

弊社半導体製品のお取り扱い、ご使用にあたっては下記の点を遵守して下さい。

1. 静電気

- 素手で半導体製品単体を触らないこと。どうしても触る必要がある場合は、リストストラップ等で人体からアースをとり、導電性手袋等をして取り扱うこと。
- 弊社出荷梱包単位（外装から取り出された内装及び個装）又は製品単品で取り扱いを行う場合は、接地された導電性のテーブル上で（導電性マットにアースをとったもの等）、アースをした作業者が行うこと。また、コンテナ等も、導電性のものを使うこと。
- マウンタやんだ付け設備等、半導体の実装に関わる全ての装置類は、静電気の帯電を防止する措置を施すこと。
- 前記のリストストラップ・導電性手袋・テーブル表面及び実装装置類の接地等の静電気帯電防止措置は、常に管理されその機能が確認されていること。

2. 温・湿度環境

- 温度：0～40℃、相対湿度：40～85%で保管・輸送及び取り扱いを行うこと。（但し、結露しないこと。）

- 直射日光が当たる状態で保管・輸送しないこと。
3. 防湿梱包
 - 防湿梱包品は、開封後は個別推奨保管環境及び期間に従い基板実装すること。
 4. 機械的衝撃
 - 梱包品（外装、内装、個装）及び製品単品を落下させたり、衝撃を与えないこと。
 5. 熱衝撃
 - はんだ付け時は、最低限260℃以上の高温状態に、10秒以上さらさないこと。（個別推奨条件がある時はそれに従うこと。）
 6. 汚染
 - はんだ付け性を損なう、又はアルミ配線腐食の原因となるような汚染物質（硫黄、塩素等ハロゲン）のある環境で保管・輸送しないこと。
 - はんだ付け後は十分にフラックスの洗浄を行うこと。（不純物含有率が一定以下に保証された無洗浄タイプのフラックスは除く。）

以上